

InGaAsリニアイメージセンサ

G12230-512WB

2つのInGaAsチップを搭載 (カットオフ波長: 1.65 μm , 2.15 μm)
近赤外イメージセンサ (0.95~2.15 μm)

G12230-512WBは、近赤外マルチチャンネル分光測光用に設計されたInGaAsリニアイメージセンサです。カットオフ波長の異なる2つのInGaAsチップを高精度に直列配置して、広い感度波長範囲で高いS/Nを実現しています。CMOSチップはチャージアンプ、シフトレジスタ、およびタイミング発生回路で構成されています。チャージアンプはCMOSトランジスタアレイで構成され、InGaAsフォトダイオードアレイの各画素に接続されています。各画素からの信号は電荷蓄積モードで読み出されるため、広い感度波長範囲で高い感度と安定した動作が得られます。パッケージは気密封止されており信頼性に優れています。CMOSチップ上の信号処理回路は、外部電圧によって2種類の変換効率 (CE: Conversion Efficiency)から用途に適した値を選択できます。

特長

- 2つのInGaAsチップを搭載
- 低ノイズ、低暗電流
- 2種類の変換効率から選択可能
- 飽和対策回路を内蔵
- CDS回路*1を内蔵
- サーミスタ内蔵
- 簡単動作 (タイミング発生回路を内蔵*2)
- 高分解能: 25 μm ピッチ

用途

- 近赤外マルチチャンネル分光測光
- 非破壊検査装置

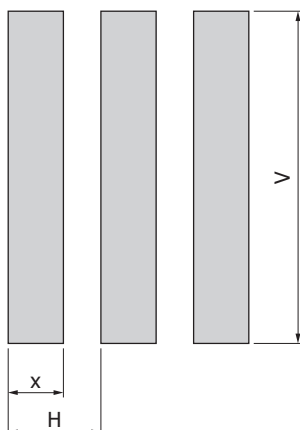
*1: チャージアンプでは、積分容量をリセットする際に発生するリセットノイズが支配的になります。しかし、蓄積時間終了後の信号とリセット直後の信号の差をとるCDS回路により、リセットノイズを大幅に低減しています。

*2: シフトレジスタを動作させる際に、従来はイメージセンサの外部からPLD (programmable logic device)などにより、複数のタイミングを入力していました。本イメージセンサは、タイミング発生用のCMOS回路を内蔵しています。CLKとRESETを入力するだけで、すべてのタイミングをイメージセンサ内部で発生します。

構成

項目	仕様	単位
冷却	2段電子冷却	-
イメージサイズ	12.8 × 0.25	mm
総画素数	512	-
有効画素数	254 × 254	-
画素サイズ (H × V)	25 × 250	μm
画素間ピッチ	25	μm
パッケージ	28ピンメタル (外形寸法図を参照)	-
窓材	サファイア (反射防止コーティングあり)	-

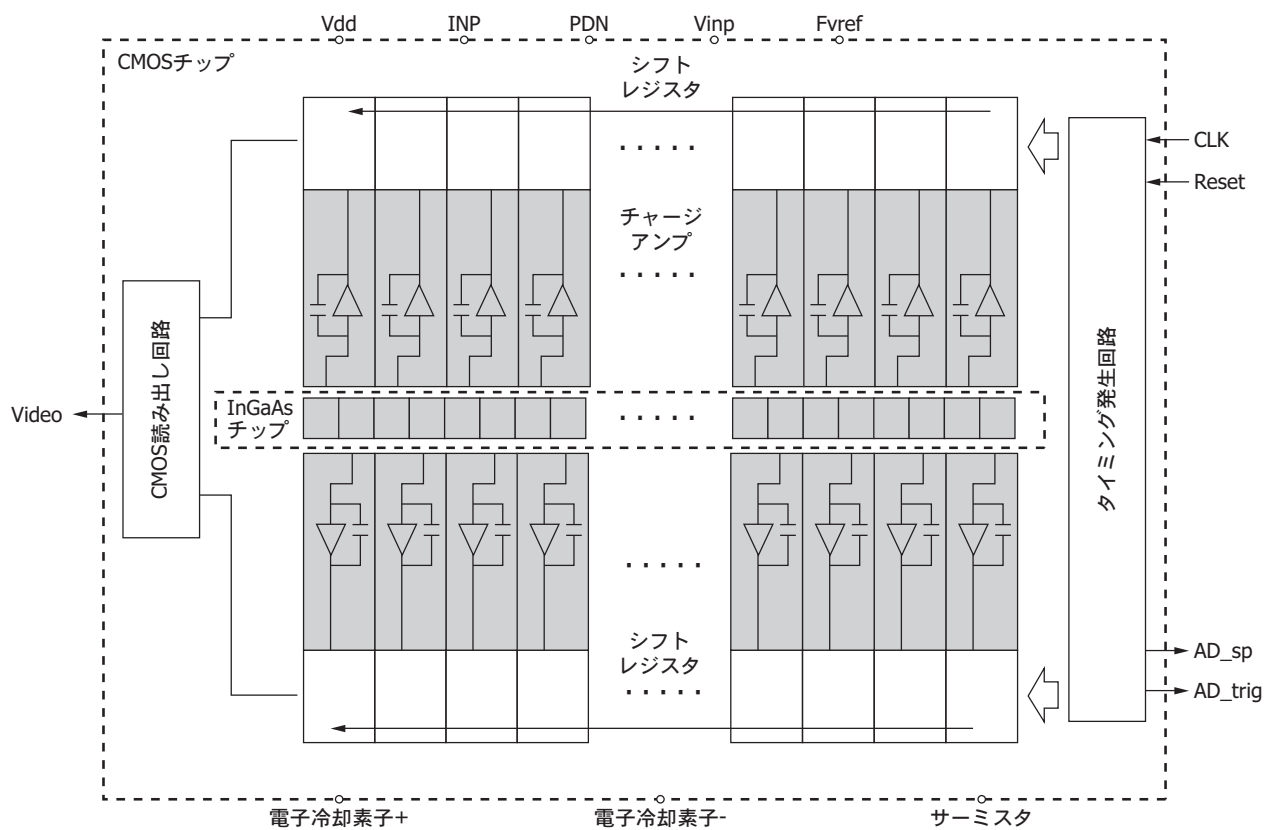
受光部拡大図 (単位: μm)



x	H	V
10	25	250

KMIRC00903A

ブロック図



KMIRC00913A

■ 絶対最大定格

項目	記号	条件	Min.	Typ.	Max.	単位
供給電圧	Vdd, INP, Fvref Vinp, PDN	Ta=25 °C	-0.3	-	+6	V
クロックパルス電圧	Vclk	Ta=25 °C	-0.3	-	+6	V
リセットパルス電圧	V(res)	Ta=25 °C	-0.3	-	+6	V
ゲイン選択端子電圧	Vcf sel	Ta=25 °C	-0.3	-	+6	V
動作温度*3	Topr	結露なきこと*4	-20	-	+70	°C
保存温度	Tstg	結露なきこと*4	-40	-	+85	°C
はんだ付け条件	-		260 °C以下、10秒以内			-

*3: チップ温度およびパッケージ温度

*4: 高温環境においては、製品とその周囲で温度差があると製品表面が結露しやすく、特性や信頼性に影響が及ぶことがあります。

注) 絶対最大定格は、絶対に超えてはならない値を示します。絶対最大定格を超えると、たとえ1項目だけで瞬時であっても製品の品質を損なうおそれがあります。絶対最大定格の範囲内で必ず使用してください。

■ 推奨端子電圧 (Ta=25 °C)

項目	記号	Min.	Typ.	Max.	単位
電源電圧	Vdd	4.7	5.0	5.3	V
差動リファレンス電圧	Fvref	1.1	1.2	1.3	V
ビデオラインリセット電圧	Vinp	3.9	4.0	4.1	V
入力段アンプリファレンス電圧	INP	3.9	4.0	4.1	V
フォトダイオードカソード電圧	PDN	3.9	4.0	4.1	V
グラウンド	GND	-	0	-	V
クロックパルス電圧	High	4.7	5.0	5.3	V
	Low	0	0	0.4	
リセットパルス電圧	High	4.7	5.0	5.3	V
	Low	0	0	0.3	

■ 電気的特性 (Ta=25 °C)

項目	記号	Min.	Typ.	Max.	単位
消費電流	I(Vdd)	-	80	100	mA
	I(fvref)	-	-	1	
	I(vinp)	-	-	1	
	I(linp)	-	-	1	
	I(pdn)	-	-	1	
動作周波数	fop	0.1	1	5	MHz
ビデオデータレート	DR	0.1	f	5	MHz
ビデオ出力電圧	High	VH	3.9	-	V
	Low	VL	1.2	-	
出力オフセット電圧	Vos	-	Fvref	-	V
出力インピーダンス	Zo	-	5	-	kΩ
AD_trig, AD_sp パルス電圧	High	Vtrig, Vsp	Vdd	-	V
	Low		GND	-	

電気および光学的特性 (Ta=25 °C, Td=-20 °C, Vdd=5 V, INP=Vinp=PDN=4 V, Fvref=1.2 V, Vclk=5 V, fop=1 MHz)

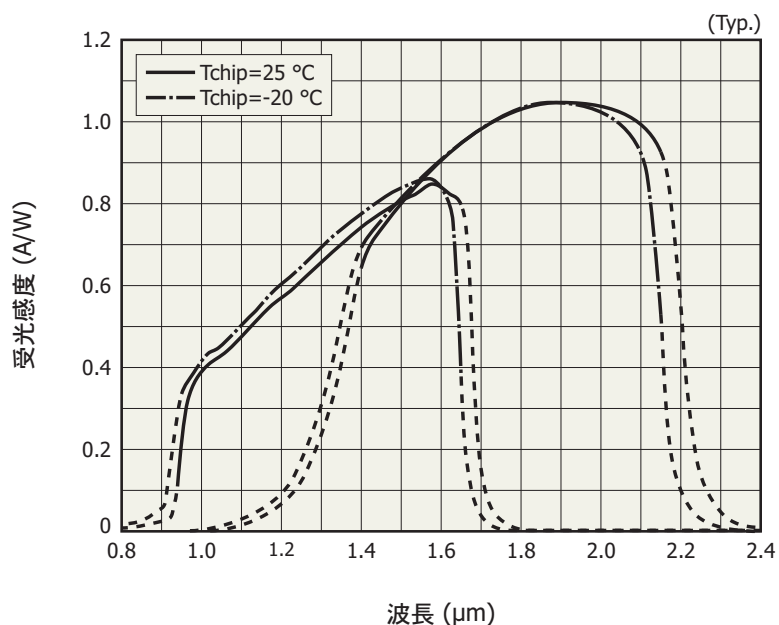
項目	記号	条件	Min.	Typ.	Max.	単位
感度波長範囲	λ	1~254 ch	-	0.95 ~ 1.65	-	μm
		259~512 ch	-	1.4 ~ 2.15	-	
最大感度波長	λ_p	1~254 ch	1.45	1.55	1.65	μm
		259~512 ch	1.8	1.95	2.05	
受光感度	S	$\lambda=\lambda_p$, 1~254 ch	0.7	0.82	-	A/W
		$\lambda=\lambda_p$, 259~512 ch	0.85	1.0	-	
変換効率*5	CE	Cf=10 pF	-	16	-	nV/e ⁻
		Cf=1 pF	-	160	-	
感度不均一性*6	PRNU		-	±5	±10	%
飽和電荷量	Csat	CE=16 nV/e ⁻	162.5	168.7	-	Me ⁻
		CE=160 nV/e ⁻	16.2	16.8	-	
飽和出力電圧	Vsat	CE=16 nV/e ⁻	2.6	2.7	-	V
暗出力	VD	1~254 ch	-0.2	±0.02	0.2	V/s
		259~512 ch	-5	0.5	5	
暗電流	ID	1~254 ch	-2	±0.2	2	pA
		259~512 ch	-50	5	50	
読み出しノイズ*7	Nread	CE=16 nV/e ⁻	-	220	400	$\mu\text{V rms}$
		CE=160 nV/e ⁻	-	300	500	
ダイナミックレンジ	Drange	CE=16 nV/e ⁻	6500	12200	-	-
不良画素*8	-	CE=16 nV/e ⁻	-	-	2	%

*5: 変換効率の切り替えについてはピン接続参照

*6: 飽和の50%、積分時間 10 ms、ダーク出力を減算後に測定、1・255~258・512 chは除く

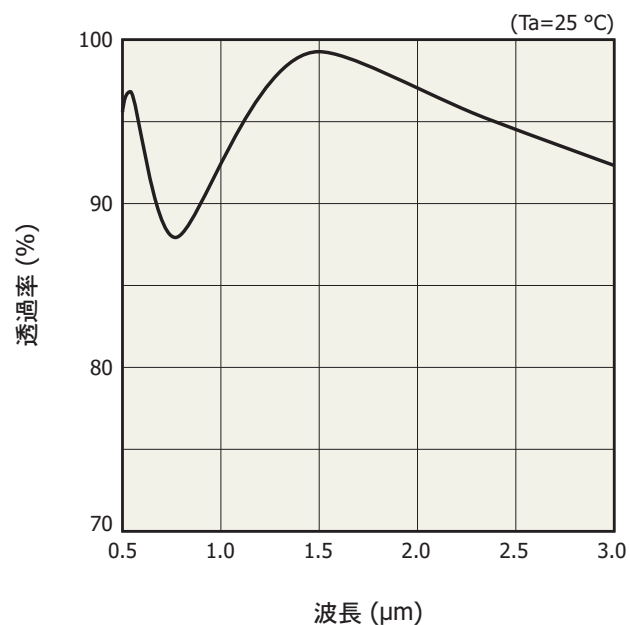
*7: CE=16 nV/e⁻のとき積分時間 10 ms、CE=160 nV/e⁻のとき積分時間 1 ms

*8: 感度不均一性、読み出しノイズ、暗電流が規格外の画素

分光感度特性 (代表例)


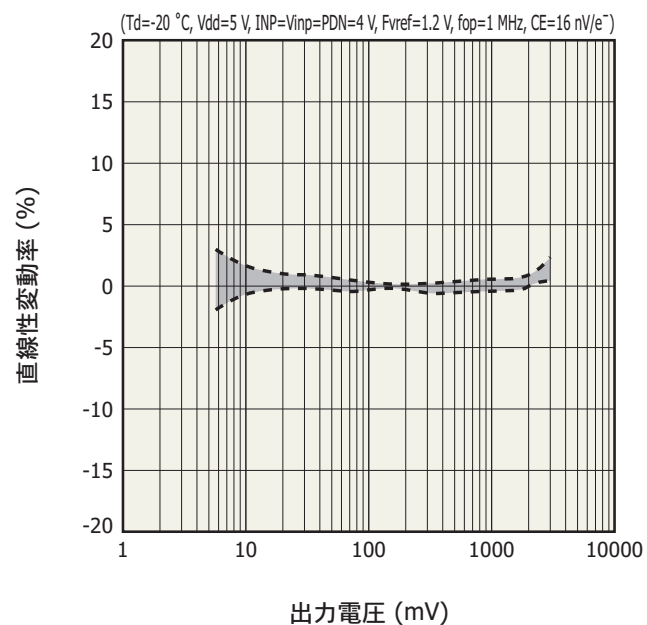
KMIRB0094JB

窓材の分光透過特性 (代表例)



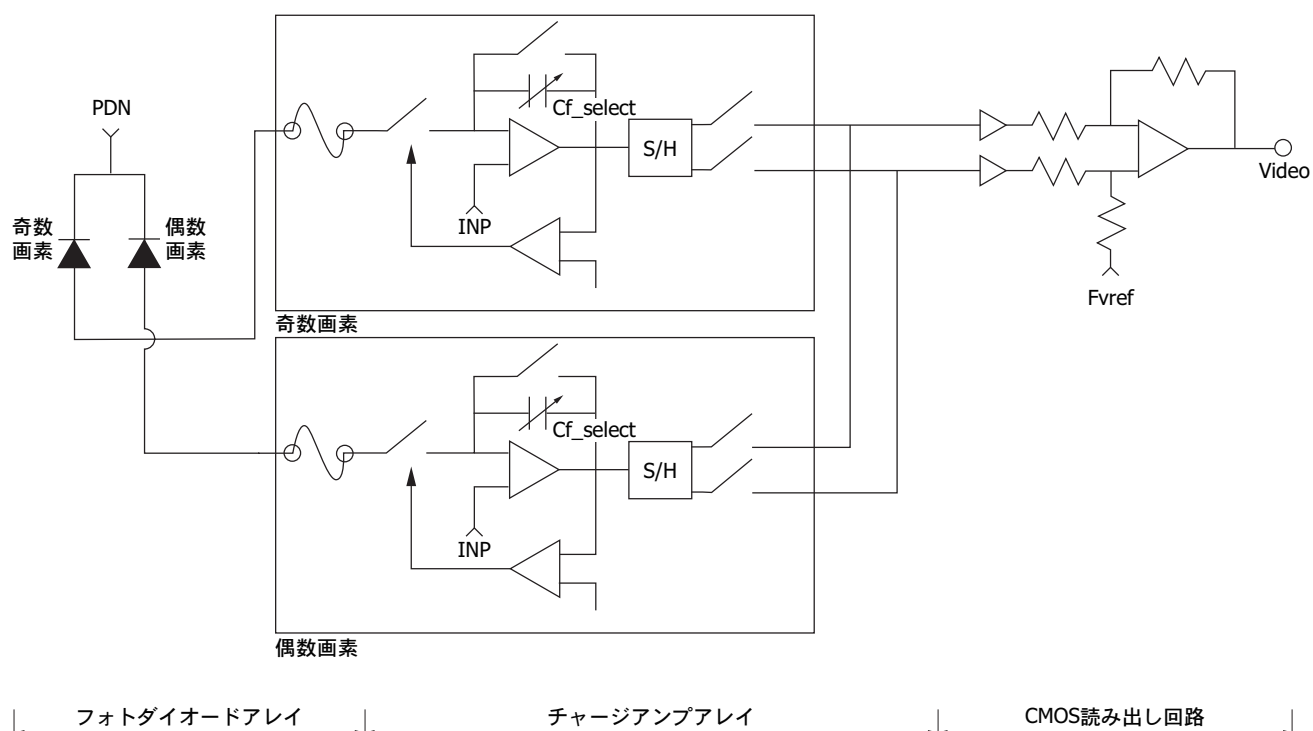
KMIRB00703A

直線性変動率



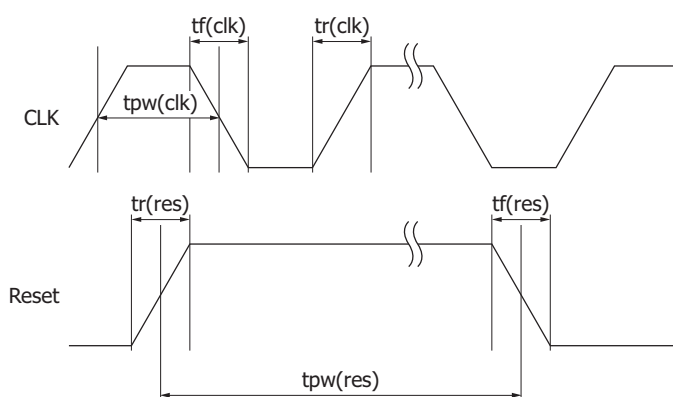
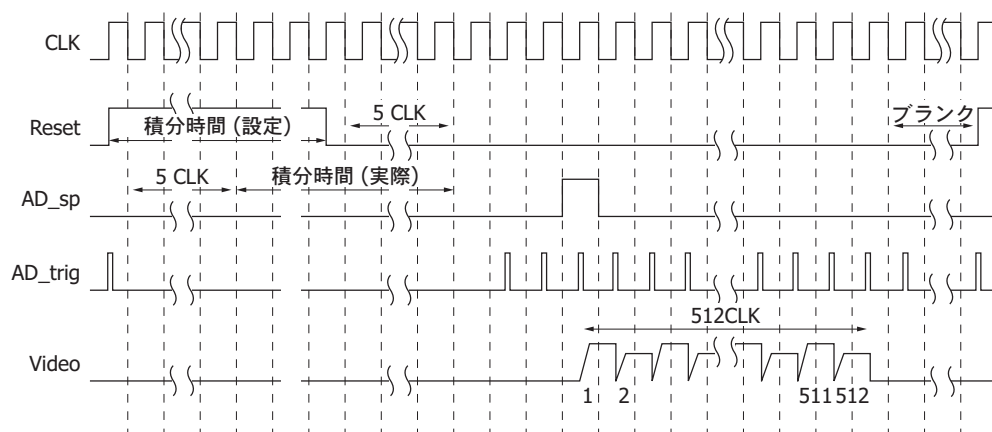
KMIRB00953B

等価回路



KMIRC00543A

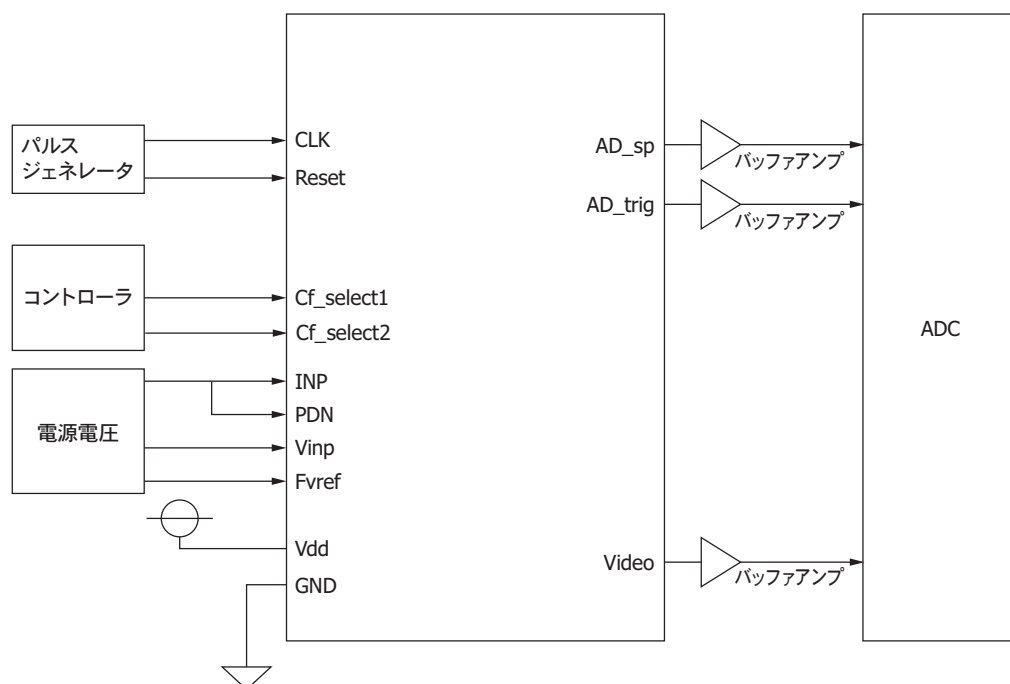
■ タイミングチャート



KMIRC0092JA

項目	記号	Min.	Typ.	Max.	単位
動作周波数	fop	0.1	1	5	MHz
クロックパルス幅	tpw(clk)	60	500	5000	ns
クロックパルス上昇／下降時間	tr(clk), tf(clk)	0	20	30	ns
リセットパルス幅	tpw(res)	6	-	-	clocks
		540	-	-	
リセットパルス上昇／下降時間	tr(res), tf(res)	0	20	30	ns

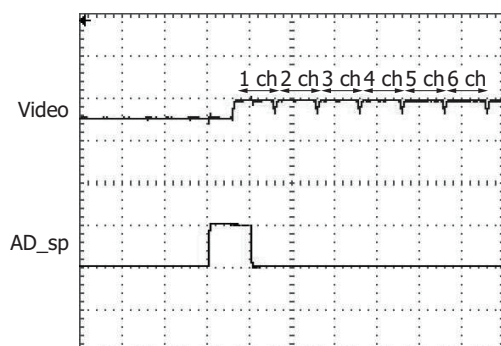
接続例



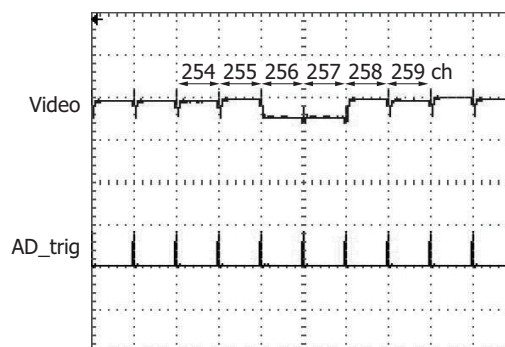
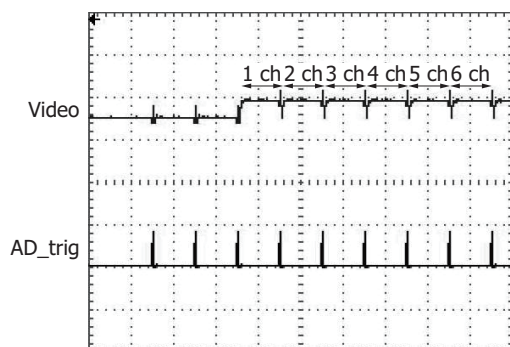
KMIRC00563C

1画素の出力波形

■ Video & AD_sp

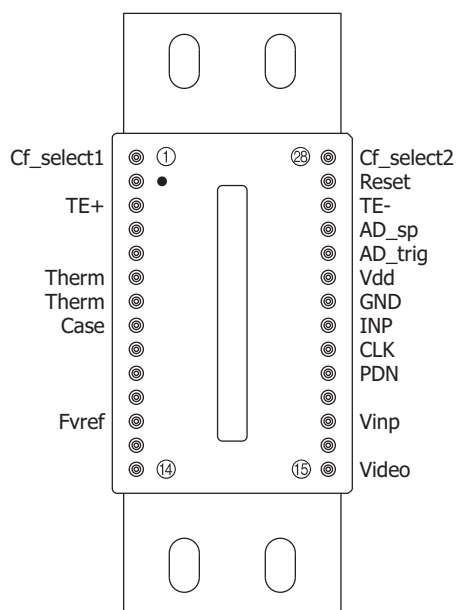


■ Video & AD_trig



256・257 ch からは出力されません。

■ ピン接続 (上面図)



KMIRC00893A

端子名	入出力	機能および推奨接続	備考
PDN	入力	InGaAsフォトダイオードのカソードバイアス端子。INPと同電位にしてください。	4.0 V
AD_sp	出力	A/D変換用のデジタルスタート信号	0~5 V
Cf_select1, 2	入力*9	CMOSチップ上のフィードバック容量 (積分容量) を選択する信号	0 Vまたは5 V
Therm	出力	パッケージ内部の温度モニタ用サーミスタ	-
AD_trig	出力	A/D変換用のサンプリング同期信号	0~5 V
Reset	入力	CMOSチップ上のチャージアンプのフィードバック容量を初期化するためのリセットパルス。このパルスのHigh期間によって蓄積時間が決まります。	0~5 V
CLK	入力	CMOSシフトレジスタを動作させるためのクロックパルス	0~5 V
INP	入力	入力段アンプリファレンス電圧。CMOSチップ上の信号処理回路を動作させるための供給電源です。PDNと同電位にしてください。	4.0 V
Vinp	入力	ビデオラインリセット電圧。CMOSチップ上の信号処理回路を動作させるための供給電源です。	4.0 V
Fvref	入力	差動アンプリファレンス電圧。CMOSチップ上の信号処理回路を動作させるための供給電源です。	1.2 V
Video	出力	差動アンプ出力。アナログビデオ信号です。	1.2~3.9 V
Vdd	入力	CMOSチップ上の信号処理回路を動作させるための供給電源 (+5 V)	5 V
GND	入力	CMOSチップ上の信号処理回路用グラウンド (0 V)	0 V
Case	-	この端子はパッケージに接続されています。	-
TE+, TE-	入力	フォトダイオードアレイを冷却するための電子冷却素子用電源端子	-

*9: 変換効率はCf_select端子への供給電圧によって以下のように決定されます。

変換効率	Cf_select1	Cf_select2
16 nV/e ⁻ (Lowゲイン)	High	High
160 nV/e ⁻ (Highゲイン)	High	Low

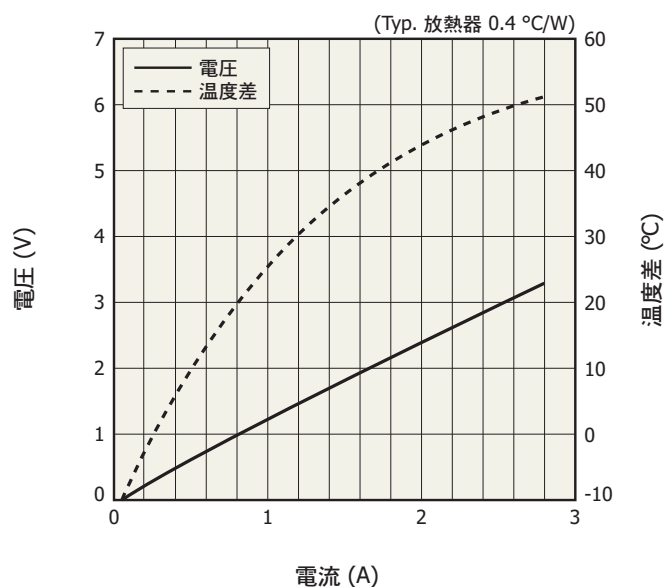
Low: 0 V (GND), High: 5 V (Vdd)

電子冷却素子の仕様 (Ta=25 °C)

項目	条件	記号	Min.	Typ.	Max.	単位
電子冷却素子許容電流		Ic max	-	-	2.8	A
電子冷却素子許容電圧		Vc max	-	-	4.0	V
温度差*10	Ic=2.6 A	ΔT	50	-	-	°C
サーミスタ抵抗		Rth	9	10	11	kΩ
サーミスタB定数	T1=25°C, T2=-20°C	B	-	3660	-	K
サーミスタ許容損失		Pth	-	-	400	mW

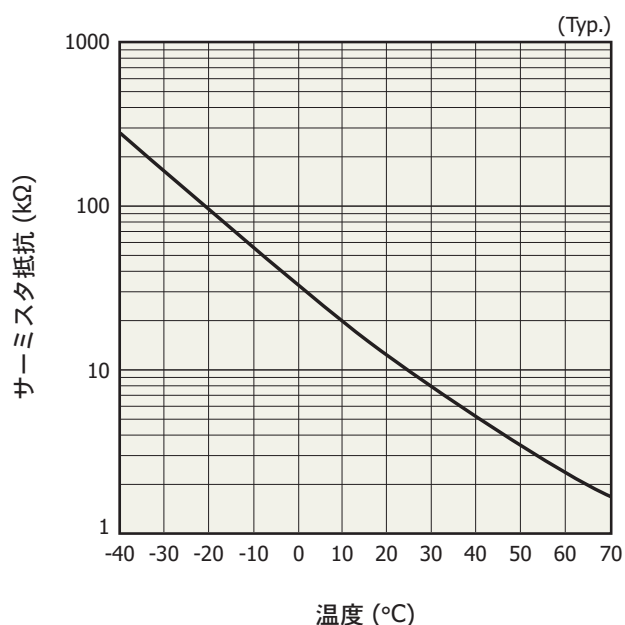
*10: 受光部とパッケージ放熱部分の温度差

電子冷却素子の温度特性 (Ta=25 °C, Vdd=5 V, INP=Vinp=PDN=4 V, Fvref=1.2 V, Vclk=5 V, fop=1 MHz)



KMIRB0032JC

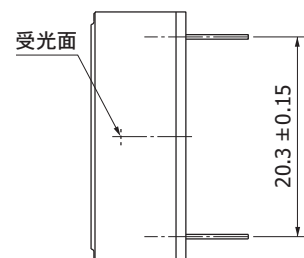
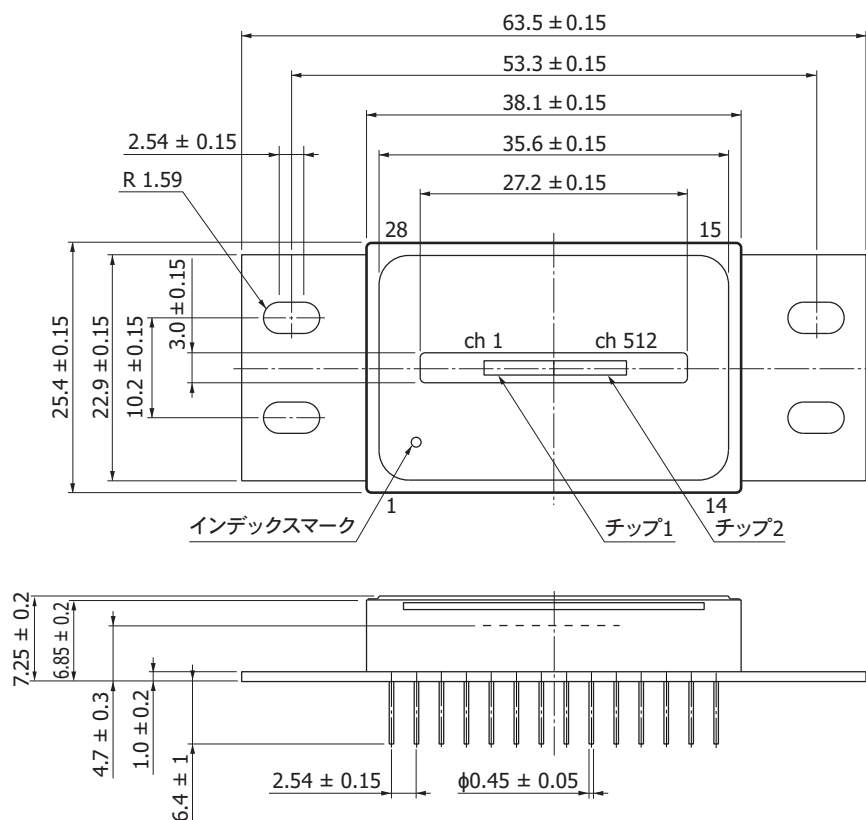
サーミスタの温度特性



温度 (°C)	サーミスタ抵抗 (kΩ)	温度 (°C)	サーミスタ抵抗 (kΩ)
-40	281	20	12.5
-35	208	25	10.0
-30	155	30	8.06
-25	117	35	6.53
-20	88.8	40	5.32
-15	68.4	45	4.36
-10	53.0	50	3.59
-5	41.2	55	2.97
0	32.1	60	2.47
5	25.1	65	2.07
10	19.8	70	1.74
15	15.7		

KMIRB00613A

外形寸法図 (単位: mm)



受光部中心精度: ± 0.3 (パッケージ中心を基準)
 受光部回転精度: $\pm 2^\circ$ (パッケージ中心を基準)
 パッケージ材質: FeNi合金
 リード処理: Ni/Auメッキ
 リード材質: FeNiCo合金
 窓材屈折率: $n=1.76$
 窓材厚さ: 0.66
 ARコート: あり (1.55 μm ピーク)
 窓材封止法: ろう付け
 キャップ封止: 溶接

	ch No.	感度波長範囲
チップ1	1~254	0.95~1.65 μm
チップ2	259~512	1.4~2.15 μm

KMIRA003318

静電気対策

本製品は静電気に対する保護回路を内蔵していますが、静電気による破壊を未然に防ぐために、作業中・作業台・作業工具の接地などの静電気対策を実施してください。また、周辺機器からのサージ電圧を防ぐようにしてください。

関連情報

www.hamamatsu.com/sp/ssd/doc_ja.html

注意事項

- ・製品に関する注意事項とお願い
- ・安全上の注意
- ・イメージセンサ/使用上の注意

技術情報

- ・イメージセンサ/用語の説明

本資料の記載内容は、令和3年10月現在のものです。

製品の仕様は、改良などのため予告なく変更することがあります。本資料は正確を期するため慎重に作成されたものですが、まれに誤記などによる誤りがある場合があります。本製品を使用する際には、必ず納入仕様書をご用命の上、最新の仕様をご確認ください。

本製品の保証は、納入後1年以内に瑕疵が発見され、かつ弊社に通知された場合、本製品の修理または代品の納入を限度とします。ただし、保証期間内であっても、天災および不適切な使用に起因する損害については、弊社はその責を負いません。

本資料の記載内容について、弊社の許諾なしに転載または複製することを禁じます。

浜松ホトニクス株式会社

www.hamamatsu.com

仙台営業所	〒980-0021	仙台市青葉区中央3-2-1 (青葉通プラザ11階)	TEL (022) 267-0121	FAX (022) 267-0135
筑波営業所	〒305-0817	つくば市研究学園5-12-10 (研究学園スクウェアビル7階)	TEL (029) 848-5080	FAX (029) 855-1135
東京営業所	〒105-0001	東京都港区虎ノ門3-8-21 (虎ノ門33森ビル5階)	TEL (03) 3436-0491	FAX (03) 3433-6997
中部営業所	〒430-8587	浜松市中区砂山町325-6 (日本生命浜松駅前ビル)	TEL (053) 459-1112	FAX (053) 459-1114
大阪営業所	〒541-0052	大阪市中央区安土町2-3-13 (大阪国際ビル10階)	TEL (06) 6271-0441	FAX (06) 6271-0450
西日本営業所	〒812-0013	福岡市博多区博多駅東1-13-6 (いちご博多イーストビル5階)	TEL (092) 482-0390	FAX (092) 482-0550

固体営業推進部 〒435-8558 浜松市東区市野町1126-1 TEL (053) 434-3311 FAX (053) 434-5184