

# CCDイメージセンサ



## S14650/S14660シリーズ

**分光器に適した受光部構造、  
高速タイプと低ノイズタイプを用意**

S14650/S14660シリーズは、分光器用に設計された裏面入射型CCDイメージセンサです。低ノイズタイプ (S14650シリーズ)・高速タイプ (S14660シリーズ)を用意しました。紫外から近赤外域において高い量子効率とともに、フラットに近い分光感度特性を実現しています。

### ■ 特長

- 低エタロニング
- 広い波長範囲で高感度、フラットに近い分光感度特性
- 高い変換効率: 6.5  $\mu\text{V}/\text{e}^-$  (S14650シリーズ)  
8  $\mu\text{V}/\text{e}^-$  (S14660シリーズ)
- 高い飽和電荷量で広いダイナミックレンジ  
(アンチブルーミング機能付き水平シフトレジスタ)
- 画素サイズ: 14 × 14  $\mu\text{m}$

### ■ 用途

- 分光器など

### ■ セレクションガイド

型名	全画素数	有効画素数	イメージサイズ [mm (H) × mm (V)]	読み出し速度 max. (MHz)	適合駆動回路
S14650-1024	1044 × 198	1024 × 192	14.336 × 2.688	0.5	C11287-01
S14650-2048	2068 × 198	2048 × 192	28.672 × 2.688		
S14660-1024	1044 × 198	1024 × 192	14.336 × 2.688	10	C11288-01
S14660-2048	2068 × 198	2048 × 192	28.672 × 2.688		

### ■ 構成

項目	S14650シリーズ	S14660シリーズ
画素サイズ (H × V)	14 × 14 $\mu\text{m}$	
垂直クロック	2相	
水平クロック	4相	
出力回路	1段MOSFETソースフォロア	2段MOSFETソースフォロア
パッケージ	24ピン セラミックDIP (外形寸法図を参照)	
窓材*1	石英ガラス*2	
冷却	非冷却	

\*1: 仮付け窓タイプ (例: S14650-2048N, S14660-2048N)にも対応が可能です。

\*2: 樹脂封止

■ 絶対最大定格 (Ta=25 °C)

項目	記号	Min.	Typ.	Max.	単位	
動作温度*3	Topr	-50	-	+50	°C	
保存温度	Tstg	-50	-	+70	°C	
出力トランジスタドレイン電圧	VOD	S14650シリーズ	-0.5	-	+30	V
		S14660シリーズ	-0.5	-	+25	
リセットドレイン電圧	VRD	-0.5	-	+18	V	
出力アンプ帰還電圧	Vret	-0.5	-	+18	V	
オーバーフロードレイン電圧	VOFD	-0.5	-	+18	V	
垂直入力ソース電圧	VISV	-0.5	-	+18	V	
水平入力ソース電圧	VISH	-0.5	-	+18	V	
オーバーフローゲート電圧	VOFG	-10	-	+15	V	
垂直入力ゲート電圧	VIGV	-10	-	+15	V	
水平入力ゲート電圧	VIGH	-10	-	+15	V	
サミングゲート電圧	VSG	-10	-	+15	V	
出力ゲート電圧	VOG	-10	-	+15	V	
リセットゲート電圧	VRG	-10	-	+15	V	
トランスファーゲート電圧	VTG	-10	-	+15	V	
垂直シフトレジスタクロック電圧	VP1V, VP2V	-10	-	+15	V	
水平シフトレジスタクロック電圧	VP1H, VP2H VP3H, VP4H	-10	-	+15	V	
はんだ付け条件*4	Tsol	260 °C, 5秒以内, リード根元より2 mm以上離す			-	

\*3: パッケージ温度

\*4: はんだごてを使用してください。

注)絶対最大定格を一瞬でも超えると、製品の品質を損なう恐れがあります。必ず絶対最大定格の範囲内で使用してください。

■ 動作条件 (MPPモード, Ta=25 °C)

項目	記号	S14650シリーズ			S14660シリーズ			単位	
		Min.	Typ.	Max.	Min.	Typ.	Max.		
出力トランジスタドレイン電圧	VOD	23	24	25	12	15	18	V	
リセットドレイン電圧	VRD	11	12	13	14	15	16	V	
オーバーフロードレイン電圧	VOFD	11	12	13	11	12	13	V	
オーバーフローゲート電圧	VOFG	0	12	13	0	13	14	V	
出力ゲート電圧	VOG	4	5	6	4	5	6	V	
基板電圧	VSS	-	0	-	-	0	-	V	
出力アンプ帰還電圧*5	Vret				-	1	2	V	
テストポイント	入力ソース	VISV, VISH	-	VRD	-	-	VRD	-	
	垂直入力ゲート	VIGV	-9	-8	-	-9	-8	-	
	水平入力ゲート	VIGH	-9	-8	-	-9	-8	-	
垂直シフトレジスタクロック電圧	High	VP1VH, VP2VH	4	6	8	4	6	8	V
	Low	VP1VL, VP2VL	-9	-8	-7	-9	-8	-7	
水平シフトレジスタクロック電圧	High	VP1HH, VP2HH VP3HH, VP4HH	4	6	8	4	6	8	V
	Low	VP1HL, VP2HL VP3HL, VP4HL	-6	-5	-4	-6	-5	-4	
サミングゲート電圧	High	VSGH	4	6	8	4	6	8	V
	Low	VSGL	-6	-5	-4	-6	-5	-4	
リセットゲート電圧	High	VRGH	4	6	8	4	6	8	V
	Low	VRGL	-6	-5	-4	-6	-5	-4	
トランスファーゲート電圧	High	VTGH	4	6	8	4	6	8	V
	Low	VTGL	-9	-8	-7	-9	-8	-7	
外部負荷抵抗	RL	90	100	110	2.0	2.2	2.4	kΩ	

\*5: 出力アンプ帰還電圧は基板電圧に対して正電圧となりますが、電流はセンサから流れ出す方向に流れます。

■ 電気的特性 [Ta=25 °C, 動作条件: Typ.値 (P.2)]

項目	記号	S14650シリーズ			S14660シリーズ			単位	
		Min.	Typ.	Max.	Min.	Typ.	Max.		
出力信号周波数*6	fc	-	0.25	0.5	-	5	10	MHz	
垂直シフトレジスタ容量	-1024	CP1V, CP2V	-	1800	-	-	1800	-	pF
	-2048		-	3600	-	-	3600	-	
水平シフトレジスタ容量	-1024	CP1H, CP2H	-	80	-	-	80	-	pF
	-2048	CP3H, CP4H	-	160	-	-	160	-	
サミングゲート容量	CSG	-	10	-	-	10	-	pF	
リセットゲート容量	CRG	-	10	-	-	10	-	pF	
トランスファーゲート容量	-1024	CTG	-	30	-	-	30	-	pF
	-2048		-	60	-	-	60	-	
電荷転送効率*7	CTE	0.99995	0.99999	-	0.99995	0.99999	-	-	
DC出力レベル*6	Vout	17	18	19	7	8	9	V	
出力インピーダンス*6	Zo	-	10	-	-	0.3	-	kΩ	
消費電力*6 *8	P	-	4	-	-	75	-	mW	

\*6: 負荷抵抗により変わります (S14650シリーズ: VOD=24 V, RL=100 kΩ, S14660シリーズ: VOD=15 V, RL=2.2 kΩ)

\*7: 飽和出力の半分のときに測定した、1画素当たりの転送効率。

\*8: オンチップアンプと負荷抵抗を合わせた消費電力

■ 電気的および光学的特性 [指定のない場合はTa=25 °C, 動作条件: Typ.値 (P.2)]

項目	記号	S14650シリーズ			S14660シリーズ			単位	
		Min.	Typ.	Max.	Min.	Typ.	Max.		
飽和出力電圧	Vsat	-	Fw × CE	-	-	Fw × CE	-	V	
飽和電荷量	垂直	Fw	50	60	-	50	60	-	ke <sup>-</sup>
	水平		250	300	-	150	200	-	
変換効率*9	CE	5.5	6.5	7.5	7	8	9	μV/e <sup>-</sup>	
暗電流*10	DS	-	50	500	-	50	500	e <sup>-</sup> /pixel/s	
読み出しノイズ*11	Nread	-	6	15	-	30	45	e <sup>-</sup> rms	
ダイナミックレンジ*12	ラインピニング Drange	41700	50000	-	5000	6660	-	-	
感度波長範囲	λ	-	200 ~ 1100	-	-	200 ~ 1100	-	nm	
感度不均一性*13	PRNU	-	±3	±10	-	±3	±10	%	

\*9: 負荷抵抗により変わります (S14650シリーズ: VOD=24 V, RL=100 kΩ, S14660シリーズ: VOD=15 V, RL=2.2 kΩ)

\*10: 暗電流は、温度が5~7 °C上昇すると約2倍になります。

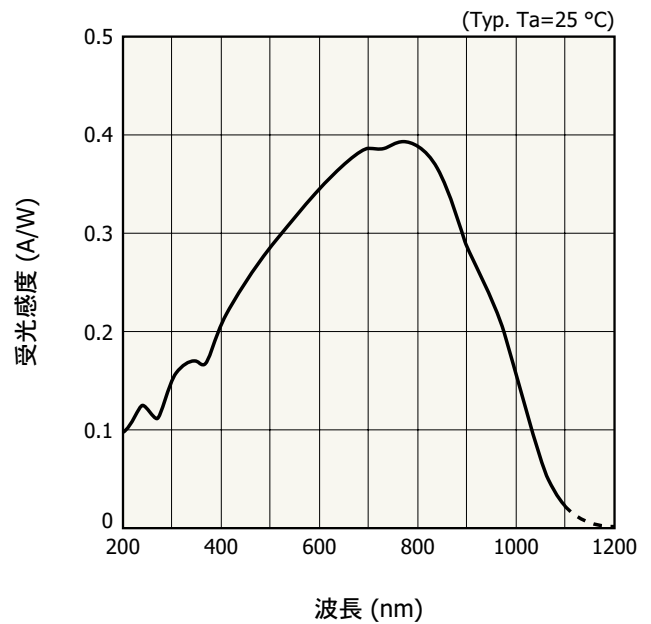
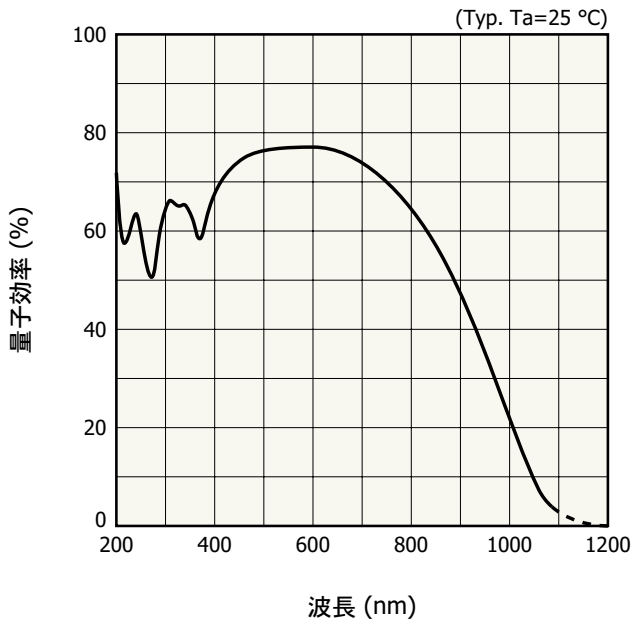
\*11: S14650シリーズ (温度: -40 °C): fc=20 kHz, S14660シリーズ (温度: 25 °C): fc= 5 MHz

\*12: ダイナミックレンジ = 飽和電荷量 / 読み出しノイズ

\*13: LED光 (ピーク波長: 660 nm)を用いて飽和出力の半分のときに測定。

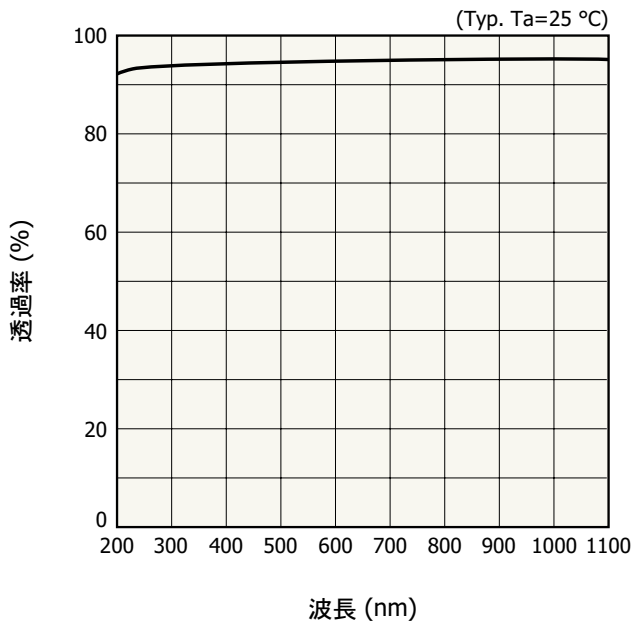
$$\text{感度不均一性} = \frac{\text{固定パターンノイズ (peak to peak)}}{\text{信号}} \times 100 [\%]$$

■ 分光感度特性 (窓なし時)\*14

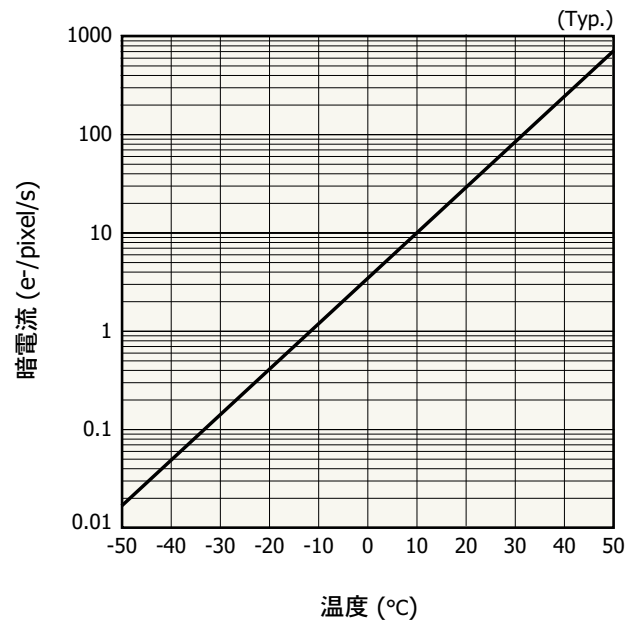


\*14: 石英ガラス窓の場合には、透過率特性により分光感度は低下します。

■ 窓材の分光透過特性

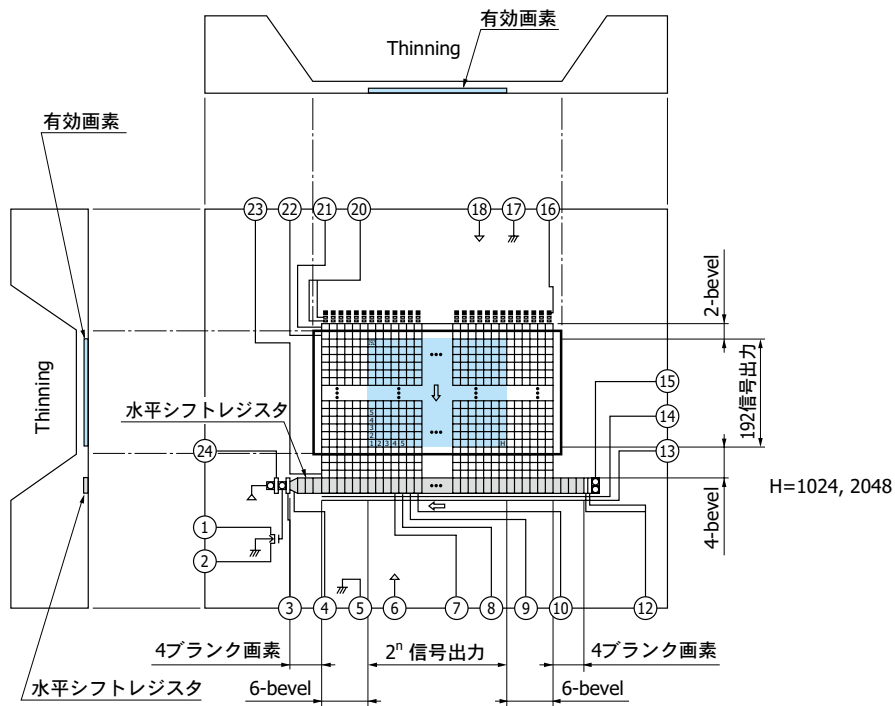


■ 暗電流－温度



■ デバイス構造 (外形寸法図において上面からみたCCDチップ概念図)

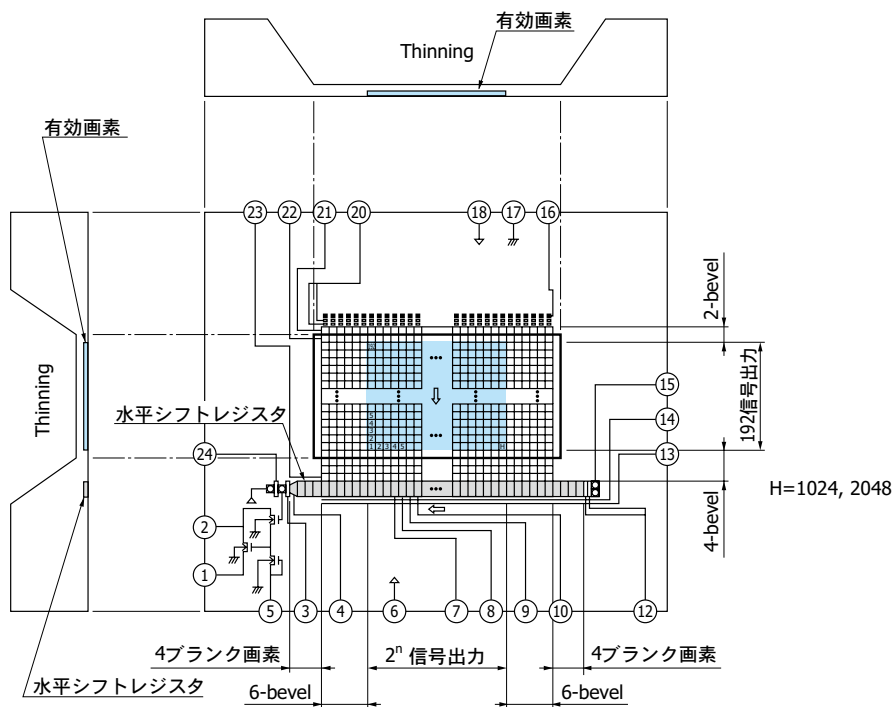
S14650シリーズ



注) 光入射方向から見た場合、水平シフトレジスタはSiの厚い部分 (不感部分)で覆われていますが、長波長の光は不感部分のSiを透過し、水平シフトレジスタで受光される可能性があります。必要に応じて遮光などの対策を行ってください。

KMPDC06983A

S14660シリーズ

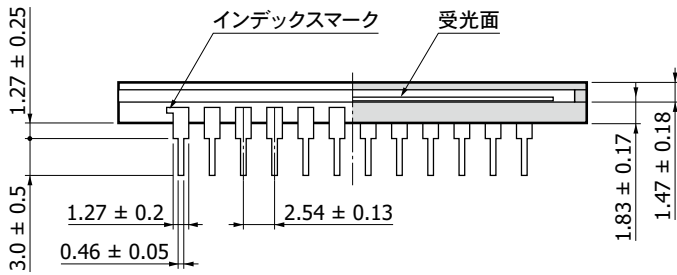
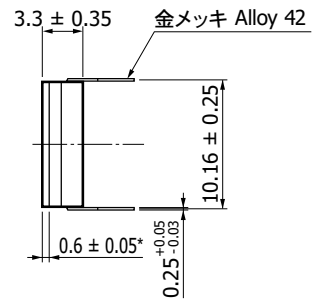
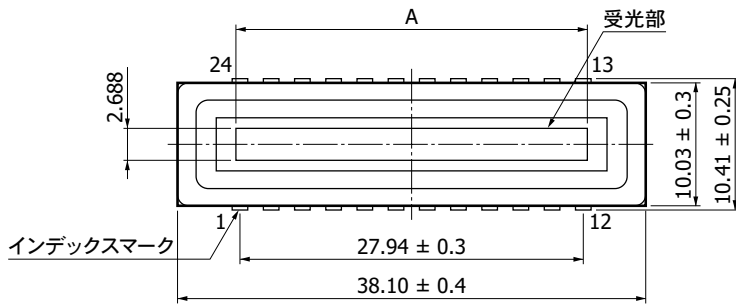


注) 光入射方向から見た場合、水平シフトレジスタはSiの厚い部分 (不感部分)で覆われていますが、長波長の光は不感部分のSiを透過し、水平シフトレジスタで受光される可能性があります。必要に応じて遮光などの対策を行ってください。

KMPDC06973A



外形寸法図 (単位: mm)



型名		A
S14650	-1024	14.336
S14660	-2048	28.672

\* ガラスの厚さ (屈折率≒1.5)  
質量: 3.8 g typ.

KMPDA0589JA

## ■ ピン接続

S14650シリーズ

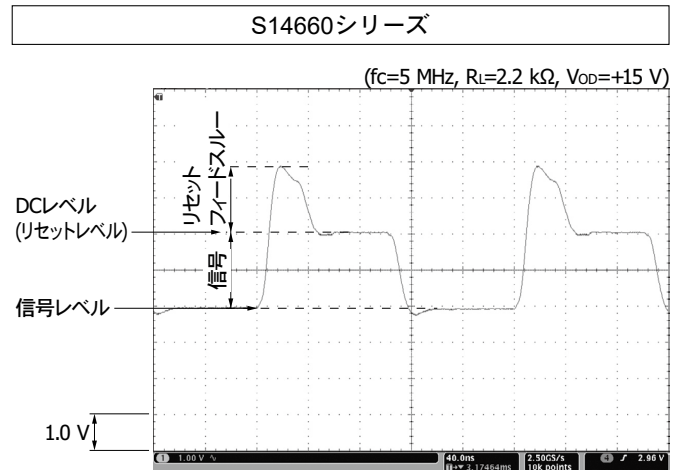
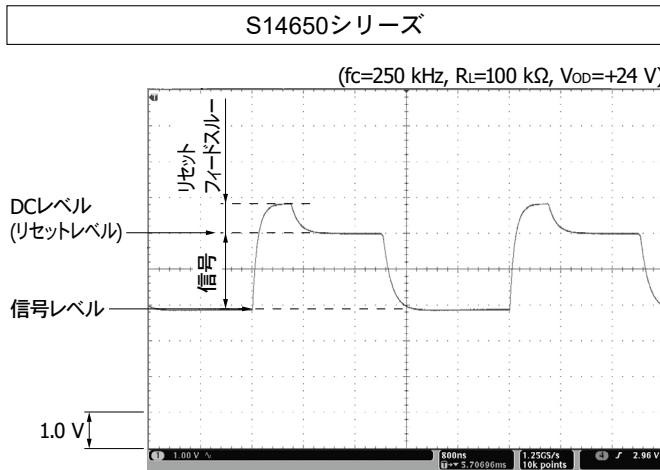
ピンNo.	記号	機能	備考 (標準動作)
1	OS	出カトランジスタソース	RL=100 kΩ
2	OD	出カトランジスタドレイン	+24 V
3	OG	出力ゲート	+5 V
4	SG	サミングゲート	P4Hと同タイミング
5	SS	基板	GND
6	RD	リセットドレイン	+12 V
7	P4H	CCD水平レジスタ クロック-4	
8	P3H	CCD水平レジスタ クロック-3	
9	P2H	CCD水平レジスタ クロック-2	
10	P1H	CCD水平レジスタ クロック-1	
11	-		
12	IGH	テストポイント (水平入力ゲート)	-8 V
13	OFG	オーバーフローゲート	+12 V
14	OFD	オーバーフロードレイン	+12 V
15	ISH	テストポイント (水平入力ソース)	RDに接続してください
16	ISV	テストポイント (垂直入力ソース)	RDに接続してください
17	SS	基板	GND
18	RD	リセットドレイン	+12 V
19	-		
20	IGV	テストポイント (垂直入力ゲート)	-8 V
21	P2V	CCD垂直レジスタ クロック-2	
22	P1V	CCD垂直レジスタ クロック-1	
23	TG	トランスファーゲート	P2Vと同タイミング
24	RG	リセットゲート	

S14660シリーズ

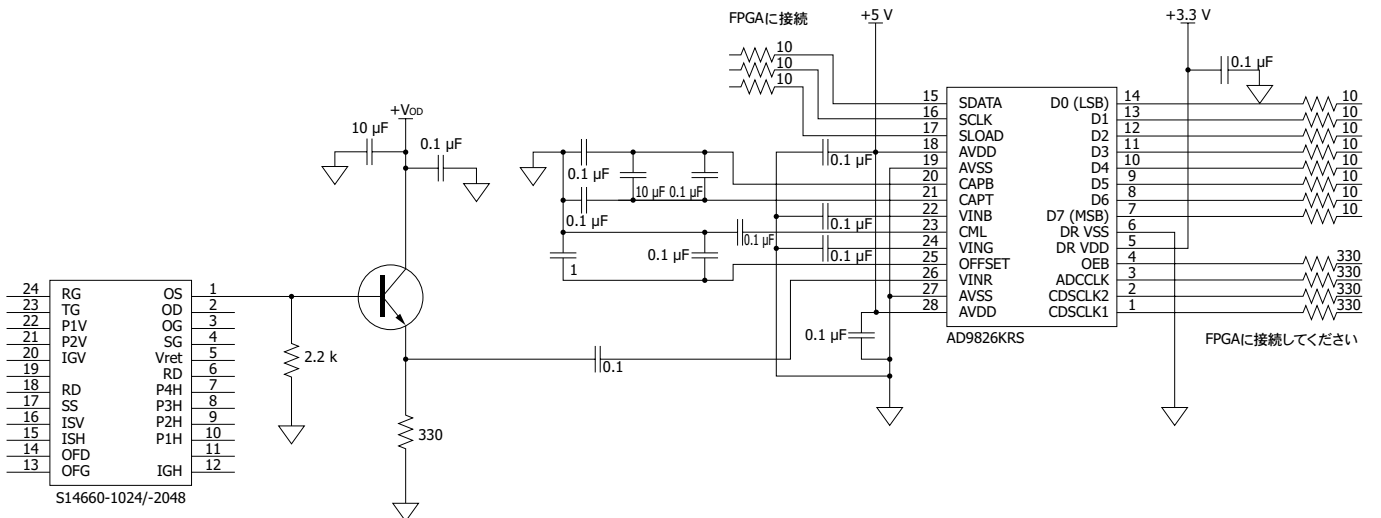
ピンNo.	記号	機能	備考 (標準動作)
1	OS	出カトランジスタソース	RL=2.2 kΩ
2	OD	出カトランジスタドレイン	+15 V
3	OG	出力ゲート	+5 V
4	SG	サミングゲート	P4Hと同タイミング
5	Vret	アンプ出力返還	+1 V
6	RD	リセットドレイン	+15 V
7	P4H	CCD水平レジスタ クロック-4	
8	P3H	CCD水平レジスタ クロック-3	
9	P2H	CCD水平レジスタ クロック-2	
10	P1H	CCD水平レジスタ クロック-1	
11	-		
12	IGH	テストポイント (水平入力ゲート)	-8 V
13	OFG	オーバーフローゲート	+13 V
14	OFD	オーバーフロードレイン	+12 V
15	ISH	テストポイント (水平入力ソース)	RDに接続してください
16	ISV	テストポイント (垂直入力ソース)	RDに接続してください
17	SS	基板	GND
18	RD	リセットドレイン	+15 V
19	-		
20	IGV	テストポイント (垂直入力ゲート)	-8 V
21	P2V	CCD垂直レジスタ クロック-2	
22	P1V	CCD垂直レジスタ クロック-1	
23	TG	トランスファーゲート	P2Vと同タイミング
24	RG	リセットゲート	



OS出力波形例



高速信号処理回路例 (S14660-1024/-2048とアナログフロントエンドICを使用)



KMPDC06833A

使用上の注意 (静電対策)

- ・センサは、素手あるいは綿の手袋をはめて扱うようにしてください。さらに、摩擦で生じる静電気によるダメージを避けるため、静電防止服やアース付きリストバンドを身につけてセンサを取り扱ってください。
- ・静電気を帯びる可能性のある作業台やフロアの上にセンサを直接置かないでください。
- ・作業台や作業フロアには、静電気を放電させるためのアース線を接続してください。
- ・センサを取り扱うピンセットやはんだごてなどの道具にもアース線を接続してください。

上記の静電対策は必ずしもすべて行う必要はありません。発生する障害の程度に応じて対策を施してください。

## 関連情報

[www.hamamatsu.com/sp/ssd/doc\\_ja.html](http://www.hamamatsu.com/sp/ssd/doc_ja.html)

### ■ 注意事項

- ・製品に関する注意事項とお願い
- ・イメージセンサ/使用上の注意

### ■ 技術情報

- ・FFT-CCDエリアイメージセンサ/技術資料
- ・イメージセンサ/用語の解説

## CCDイメージセンサ用駆動回路 C11287-01, C11288-01 [別売]

C11287-01はS10420-01シリーズ/S16010シリーズ/S14650シリーズ用、C11288-01はS11071シリーズ/S14660シリーズ用の駆動回路です。CCDイメージセンサと組み合わせて分光器などに使用できます。

## 特長

- 16ビットA/D変換器内蔵
- PCとのインターフェース: USB 2.0
- 電源: USBバスパワーで動作 (C11287-01)  
DC+5 V駆動 (C11288-01)



C11287-01/C11288-01

本資料の記載内容は、令和3年9月現在のものです。

製品の仕様は、改良などのため予告なく変更することがあります。本資料は正確を期するため慎重に作成されたものですが、まれに誤記などによる誤りがある場合があります。本製品を使用する際には、必ず納入仕様書をご用命の上、最新の仕様をご確認ください。

本製品の保証は、納入後1年以内に瑕疵が発見され、かつ弊社に通知された場合、本製品の修理または代品の納入を限度とします。ただし、保証期間内であっても、天災および不適切な使用に起因する損害については、弊社はその責を負いません。

本資料の記載内容について、弊社の許諾なしに転載または複製することを禁じます。

## 浜松ホトニクス株式会社

[www.hamamatsu.com](http://www.hamamatsu.com)

仙台営業所	〒980-0021	仙台市青葉区中央3-2-1 (青葉通プラザ11階)	TEL (022) 267-0121	FAX (022) 267-0135
筑波営業所	〒305-0817	つくば市研究学園5-12-10 (研究学園スクウェアビル7階)	TEL (029) 848-5080	FAX (029) 855-1135
東京営業所	〒105-0001	東京都港区虎ノ門3-8-21 (虎ノ門33森ビル5階)	TEL (03) 3436-0491	FAX (03) 3433-6997
中部営業所	〒430-8587	浜松市中区砂山町325-6 (日本生命浜松駅前ビル)	TEL (053) 459-1112	FAX (053) 459-1114
大阪営業所	〒541-0052	大阪市中央区安土町2-3-13 (大阪国際ビル10階)	TEL (06) 6271-0441	FAX (06) 6271-0450
西日本営業所	〒812-0013	福岡市博多区博多駅東1-13-6 (いちご博多イーストビル5階)	TEL (092) 482-0390	FAX (092) 482-0550

固休営業推進部 〒435-8558 浜松市東区市野町1126-1 TEL (053) 434-3311 FAX (053) 434-5184