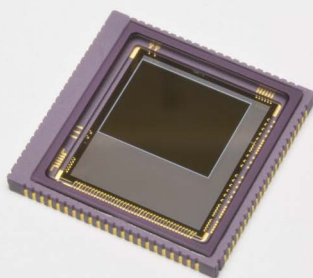


S16101



紫外高感度の裏面入射型 APS (Active Pixel Sensor)タイプ

S16101は、紫外域に高い感度をもつ裏面入射型のAPSタイプCMOSエリアイメージセンサです。画素フォーマットは、SXGA (1280 × 1024画素)です。また、最大146 frames/sでの撮像が可能です。

タイミング発生回路、バイアス発生回路、アンプ、A/D変換器を内蔵したオールデジタル入出力タイプで、ローリングシャッタ読み出し、グローバルシャッタ読み出しの選択が可能です。縦方向の読み出し画素数を任意に変更できるため、画素数に応じた高速部分読み出しが可能です。

特長

- 紫外感度が高く、紫外線照射に対して特性が安定
- 画素サイズ: 7.4 × 7.4 μm
- 画素数: 1280 × 1024 (SXGA)
- 高速読み出し: 146 frames/s max.
- SPI通信機能 (部分読み出し、ゲイン切り替え、フレーム開始モード選択など)
- ローリング/グローバルシャッタ読み出し

用途

- UVカメラ
- マシンビジョン
- トラッキング

構成

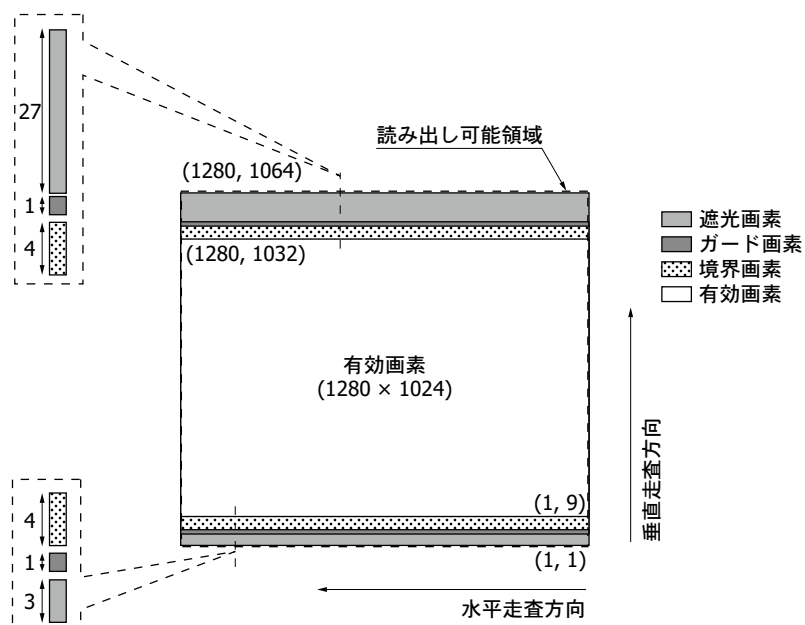
項目	仕様	単位
イメージサイズ (H × V)	9.472 × 7.578	mm
画素サイズ	7.4 × 7.4	μm
画素ピッチ	7.4	μm
総画素数 (H × V)	1280 × 1064	画素
有効画素数 (H × V)	1280 × 1024	画素
境界画素*1	有効画素外の上下4行	-
ガード画素*2	4行目と1037行目	
遮光画素*3	1～3行目と1038～1064行目	
パッケージ	セラミック	-
窓材	石英ガラス	-

*1: 有効画素と同じ画素

*2: フォトダイオードの電位が固定されている画素

*3: フォトダイオードがメタルで遮光されている画素

画素配置図



KMPDC0803JA

絶対最大定格 (Ta=25 °C)

項目	記号	条件	定格値	単位
電源電圧	アナログ端子	Vdd(A)	-0.3 ~ +3.9	V
	デジタル端子	Vdd(D)	-0.3 ~ +3.9	
	カウンタ端子	Vdd(C)	-0.3 ~ +3.9	
デジタル入力信号端子電圧*4	Vi		-0.3 ~ +3.9	V
Vref_cp1端子電圧*5	Vref_cp1		-0.3 ~ +6.5	V
Vref_cp2端子電圧*6	Vref_cp2		-2.0 ~ +0.3	V
Vnb端子電圧	Vnb		-7.0 ~ +0.3	V
動作温度	Topr	結露なきこと*7	-40 ~ +60	°C
保存温度	Tstg	結露なきこと*7	-40 ~ +60	°C
はんだ付け温度*8	Tsol		260 (3回)	°C

*4: SPI_CS, SPI_SCLK, SPI_MOSI, SPI_RSTB, MCLK, TG_reset, PLL_reset, MST

*5: チップ内部で電圧を生成しているため、外部から電圧を供給する必要はありません。ノイズを低減するために、各端子とGNDの間に1 μF程度のコンデンサを挿入してください。

*6: チップ内部で電圧を生成していますが、画質向上のために外部からバイアス電圧(-1.5 V, 2 mA)を供給してください。ノイズを低減するために、各端子とGNDの間に1 μF程度のコンデンサを挿入してください。

*7: 高温環境においては、製品とその周囲で温度差があると製品表面が結露しやすく、特性や信頼性に影響が及ぶことがあります。

*8: リフローはんだ付け、IPC/JEDEC J-STD-020 MSL 2a, P.14参照

注) 絶対最大定格を一瞬でも超えると、製品の品質を損なう恐れがあります。必ず絶対最大定格の範囲内で使用してください。

■ 推奨動作条件 (Ta=25 °C)

入力電圧

項目	記号	Min.	Typ.	Max.	単位
電源電圧	アナログ端子	Vdd(A)	3.0	3.3	3.6
	デジタル端子	Vdd(D)	3.0	Vdd(A)	3.6
	カウンタ端子	Vdd(C)	2.4	2.5	3.6
デジタル入力電圧*9	Highレベル	Vi(H)	Vdd(D) - 0.25	Vdd(D)	Vdd(D) + 0.25
	Lowレベル	Vi(L)	0	-	0.25
Vref_cp2端子電圧	Vref_cp2	-2.0	-1.5	-1.0	V
Vnb端子電圧	Vnb	-6.5	-6.0	-5.5	V

*9: SPI_CS, SPI_SCLK, SPI_MOSI, SPI_RSTB, MCLK, TG_reset, PLL_reset, MST

デジタル入力信号

[動作条件: 推奨動作条件 (入力電圧)のTyp.値]

項目	記号	Min.	Typ.	Max.	単位
マスタークロックパルス周波数	f(MCLK)	25	-	30	MHz
マスタークロックパルスデューティ周期	D(MCLK)	45	50	55	%
SPIクロックパルス周波数	f(SPI_SCLK)	-	-	10	MHz
上昇時間*10 *11	tr(sigi)	-	5	7	ns
下降時間*10 *11	tf(sigi)	-	5	7	ns

*10: SPI_CS, SPI_SCLK, SPI_MOSI, SPI_RSTB, MCLK, TG_reset, PLL_reset, MST

*11: 入力電圧が10%から90%の間で上昇・下降する時間

Reset信号 (電源投入時)

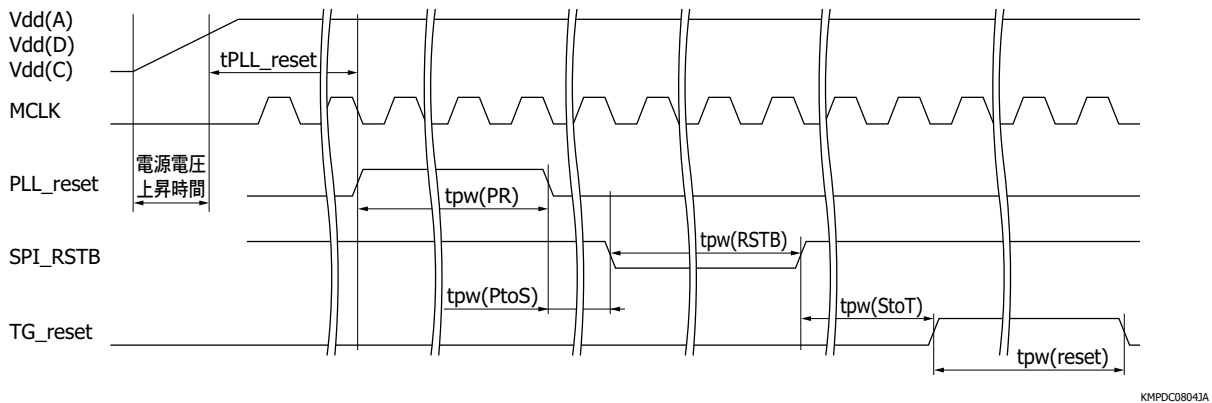
[動作条件: 推奨動作条件 (入力電圧)のTyp.値]

項目	記号	Min.	Typ.	Max.	単位
tPLL_reset待機時間	tPLL_reset	1	-	-	μs
tPLL_reset High期間	tpw(PR)	100	-	-	ns
tPLL_reset-SPI_RSTB期間	tpw(PtoS)	100	-	-	ns
SPI_RSTB Low期間	tpw(RSTB)	100	-	-	ns
SPI_RSTB-TG_reset期間	tpw(StoT)	100	-	-	ns
TG_reset High期間*12	tpw(reset)	3	-	-	サイクル

*12: Reset信号を入力した場合、入力直後のフレームでは正しいデータが得られないため、2フレーム目以降のデータを使用してください。

1サイクルはマスタークロックパルス1周期の期間。

■ Reset信号入力タイミング



KMPDC08043A

注) 電源投入時には、すべての電源電圧が推奨動作条件 [Vdd(A)=Vdd(D)=3.0 V、Vdd(C)=2.4 V]まで上昇した後、タイミング回路とSPI回路を初期化するために、上図のタイミングでSPI_RSTBとReset信号を入力してください。

■ 電気的特性 [Ta=25 °C, 動作条件: 推奨動作条件 (入力電圧, デジタル入力信号)のTyp.値 (P.3)]

デジタル出力信号					
項目	記号	Min.	Typ.	Max.	単位
データレート (1ポート当たり)	DR	$f(\text{MCLK}) \times 2^{*13}$			MHz
画素同期信号 (pclk) 周波数	$f(\text{pclk})$	$f(\text{MCLK}) \times 8$			MHz
デジタル出力電圧 (LVDS出力)*13 *14	オフセット	Vofs	1.13	1.25	V
	差動	Vdiff	0.25	0.35	
上昇時間 (LVDS出力)*13 *14 *15	$t_r(\text{LVDS})$	-	2.0	3.0	ns
下降時間 (LVDS出力)*13 *14 *15	$t_f(\text{LVDS})$	-	2.0	3.0	ns
画素出力同期信号ービデオ出力遅延時間	tPDD	1.1	2.0	2.9	ns
画素出力同期信号ー ライン同期信号遅延時間	上昇時間	tPDHR	1.1	2.0	ns
	下降時間	tPDHF	1.1	2.0	
画素出力同期信号ー フレーム同期信号遅延時間	上昇時間	tPDVR	1.1	2.0	ns
	下降時間	tPDVF	1.1	2.0	
画素出力同期信号ー デシリアイズ同期信号遅延時間	上昇時間	tPDCR	1.1	2.0	ns
	下降時間	tPDCF	1.1	2.0	
デジタル出力電圧 (CMOS出力)*16	High	Vsigo(H)	$V_{dd}(D) - 0.25$	$V_{dd}(D)$	V
	Low	Vsigo(L)	-	0	
上昇時間 (CMOS出力)*16 *17	$t_r(\text{sigo})$	-	15	20	ns
下降時間 (CMOS出力)*16 *17	$t_f(\text{sigo})$	-	15	20	ns

*13: LVDS出力端子間に100 Ω接続時。

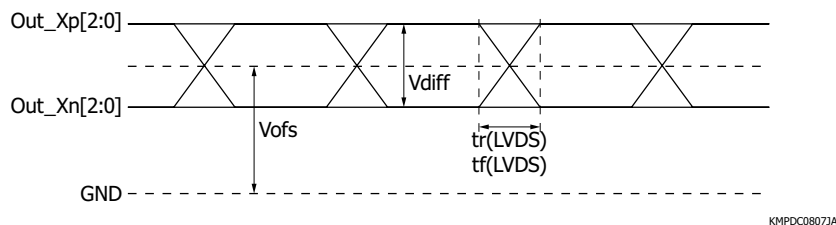
*14: 画素同期信号 (pclk)、ライン同期信号 (Hsync)、フレーム同期信号 (Vsync)、パラレル化信号 (CTR)、画素出力 (OutA~OutE)

*15: 出力端子に2 pFの負荷容量が付いたときに、出力電圧が10~90%の間で上昇・下降する時間

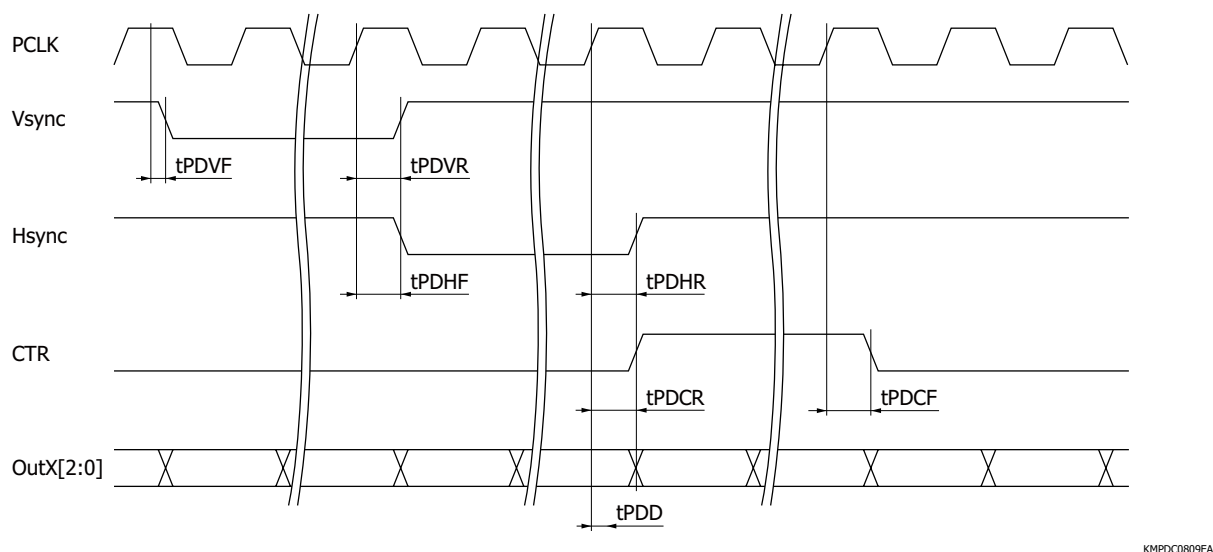
*16: SPI_MISO

*17: 出力端子に10 pFの負荷容量が付いたときに、出力電圧が10~90%の間で上昇・下降する時間

■ LVDS出力電圧



■ 同期信号、ビデオ信号



消費電流

項目	記号	Min.	Typ.	Max.	単位
アナログ端子・デジタル端子の合計 ^{*18}	I1	-	280	380	mA
カウンタ端子 ^{*18}	I2	-	210	330	

^{*18}: 暗状態、マスタークロックパルス周波数=30 MHz、高精細モード、各出力端子の負荷容量=5 pF

読み出し速度

■ 高精細モード [動作条件: f(MCLK)=30 MHz, SPI設定値: DAC_N=3, TG_N=19]

項目	記号	仕様	単位
フレームレート ^{*19}	FR	28 (読み出し行数 = 1024)	frames/s
		29 (読み出し行数 = 1024)	

^{*19}: フレームレートは、以下の式で計算されます。

グローバルシャッターモード: $f(\text{MCLK}) / (1040 \times (\text{読み出し行数} + 1))$

ローリングシャッターモード: $f(\text{MCLK}) / (1000 \times \text{読み出し行数})$

■ 高速モード [動作条件: f(MCLK)=30 MHz, SPI設定値: DAC_N=0, TG_N=3]

項目	記号	仕様	単位
フレームレート ^{*20}	FR	140 (読み出し行数 = 1024)	frames/s
		146 (読み出し行数 = 1024)	

^{*20}: フレームレートは、以下の式で計算されます。

グローバルシャッターモード: $f(\text{MCLK}) / (208 \times (\text{読み出し行数} + 1))$

ローリングシャッターモード: $f(\text{MCLK}) / (200 \times \text{読み出し行数})$

A/D変換器

■ 高精細モード [動作条件: f(MCLK)=30 MHz, SPI設定値: DAC_N=3, TG_N=19]

項目	記号	仕様	単位
解像度	RESO	12	bit
変換周波数	fcon	30	kHz
A/D分解能	-	0.31	mV/DN

■ 高速モード [動作条件: f(MCLK)=30 MHz, SPI設定値: DAC_N=0, TG_N=3]

項目	記号	仕様	単位
解像度	RESO	10	bit
変換周波数	fcon	150	kHz
A/D分解能	-	1.25	mV/DN

■ 電気的および光学的特性

[Ta=25 °C, 動作条件: 推奨動作条件 (入力電圧, デジタル入力信号)のTyp.値 (P.3), MCLK=30 MHz, ゲイン: 初期値, オフセット: 初期値]

各モード共通

項目			記号	Min.	Typ.	Max.	単位
感度波長範囲*21			λ	245 ~ 1100			nm
最大感度波長			λ_p	-	590	-	nm
感度不均一性*22			PRNU	-	-	4	%
欠陥 画素	ポイント 欠陥	白キズ*23 (ローリングシャッタモード)	RSWS	-	-	10	画素
		白キズ*24 (グローバルシャッタモード)	GSWS	-	-	150	
		黒キズ*25	BS	-	-	10	画素
	クラスタ欠陥*26		ClsD	-	-	0	pcs

*21: 特性劣化の可能性があるため、245 nm未満の光の照射は避けてください。

*22: 飽和の約50%の白色均一光を照射した場合の出力不均一性。境界画素・ガード画素・遮光画素・欠陥画素を除いて計算し、次のように定義します。

$$\text{PRNU} = (\Delta X / X) \times 100 [\%]$$

ΔX : 標準偏差, X : 全画素出力の平均値

*23: ローリングシャッタモードでゲイン=1の場合、暗出力が3600 DN/sを超える画素 (境界画素、ガード画素を除く)

*24: グローバルシャッタモードで高精細モード: 30 klines/s、1064行読み出し (フレーム周期: 36.885 ms)のときの出力が、オフセット出力よりも1000 DN以上高い画素 (境界画素・ガード画素・遮光画素を除く)

*25: 飽和の約50%の白色均一光を照射した場合、隣接する画素と比較して出力値が50%以下の画素 (境界画素・ガード画素・遮光画素を除く)

*26: 連続する2画素以上のポイント欠陥

高精細モード

■ グローバルシャッターモード

項目	記号	Min.	Typ.	Max.	単位
オフセット出力*27	Voffset	0	200	400	DN
オフセットばらつき*28	DSNU	-	25	50	DN rms
暗出力*27	DS	-	100	600	DN/s
飽和露光量*29	Lsat	-	0.14	-	lx·s
受光感度*29	Sw	16000	20000	-	DN/lx·s
飽和出力*30	Vsat	2300	2700	-	DN
ランダムノイズ*27	RN	-	5.0	8.0	DN rms
ダイナミックレンジ*31	Drange	49	55	-	dB
変換効率	CE	-	43	-	μV/e ⁻
		-	0.139	-	DN/e ⁻

■ ローリングシャッターモード

項目	記号	ゲイン	Min.	Typ.	Max.	単位
オフセット出力*27	Voffset	1	100	200	300	DN
		2	100	200	300	
		8	0	200	400	
オフセットばらつき*28	DSNU	1	-	3	10	DN rms
		2	-	3	15	
		8	-	10	40	
暗出力*27	DS	1	-	100	600	DN/s
		2	-	200	1200	
		8	-	800	4800	
飽和露光量*29	Lsat	1	-	0.18	-	lx·s
		2	-	0.09	-	
		8	-	0.02	-	
受光感度*29	Sw	1	16000	20000	-	DN/lx·s
		2	32000	40000	-	
		8	128000	160000	-	
飽和出力*30	Vsat	1	3200	3500	-	DN
		2	3200	3500	-	
		8	3200	3500	-	
ランダムノイズ*27	RN	1	-	1.7	3.4	DN rms
		2	-	2.0	4.0	
		8	-	5.2	8.0	
ダイナミックレンジ*31	Drange	1	59	66	-	dB
		2	58	65	-	
		8	52	57	-	
変換効率	CE	1	-	43	-	μV/e ⁻
			-	0.139	-	DN/e ⁻
		2	-	86	-	μV/e ⁻
			-	0.278	-	DN/e ⁻
		8	-	344	-	μV/e ⁻
			-	1.112	-	DN/e ⁻

*27: 遮光状態において、境界画素・ガード画素・欠陥画素を除いた全画素出力値の平均

*28: 遮光状態において、境界画素・ガード画素・欠陥画素を除いた全画素出力値の標準偏差

*29: λ=555 nm

*30: 飽和露光量の2倍に相当する光を照射した状態の出力からオフセット出力を差し引いた値の出力 (境界画素・ガード画素・遮光画素・欠陥画素を除く)

*31: 飽和出力とランダムノイズの比

注) DN (Digital Number): A/D変換器の出力の単位

高速モード

■ グローバルシャッターモード

項目	記号	Min.	Typ.	Max.	単位
オフセット出力*27	Voffset	100	200	300	DN
オフセットばらつき*28	DSNU	-	4	10	DN rms
暗出力*27	DS	-	25	150	DN/s
飽和露光量*29	Lsat	-	0.14	-	lx·s
受光感度*29	Sw	4000	5000	-	DN/lx·s
飽和出力*30	Vsat	600	700	-	DN
ランダムノイズ*27	RN	-	1.5	2.2	DN rms
ダイナミックレンジ*31	Drange	49	53	-	dB
変換効率	CE	-	43	-	μV/e ⁻
		-	0.035	-	DN/e ⁻

■ ローリングシャッターモード

項目	記号	ゲイン	Min.	Typ.	Max.	単位
オフセット出力*27	Voffset	1	150	200	250	DN
		2	150	200	250	
		8	100	200	300	
オフセットばらつき*28	DSNU	1	-	1.0	5.0	DN rms
		2	-	1.0	5.0	
		8	-	1.5	7.5	
暗出力*27	DS	1	-	25	150	DN/s
		2	-	50	300	
		8	-	200	1200	
飽和露光量*29	Lsat	1	-	0.14	-	lx·s
		2	-	0.07	-	
		8	-	0.02	-	
受光感度*29	Sw	1	4000	5000	-	DN/lx·s
		2	8000	10000	-	
		8	32000	40000	-	
飽和出力*30	Vsat	1	600	700	-	DN
		2	600	700	-	
		8	600	700	-	
ランダムノイズ*27	RN	1	-	0.7	1.4	DN rms
		2	-	0.7	1.4	
		8	-	1.4	2.1	
ダイナミックレンジ*31	Drange	1	53	60	-	dB
		2	53	60	-	
		8	49	54	-	
変換効率	CE	1	-	43	-	μV/e ⁻
			-	0.035	-	DN/e ⁻
		2	-	86	-	μV/e ⁻
			-	0.070	-	DN/e ⁻
		8	-	344	-	μV/e ⁻
			-	0.280	-	DN/e ⁻

*27: 遮光状態において、境界画素・ガード画素・欠陥画素を除いた全画素出力値の平均

*28: 遮光状態において、境界画素・ガード画素・欠陥画素を除いた全画素出力値の標準偏差

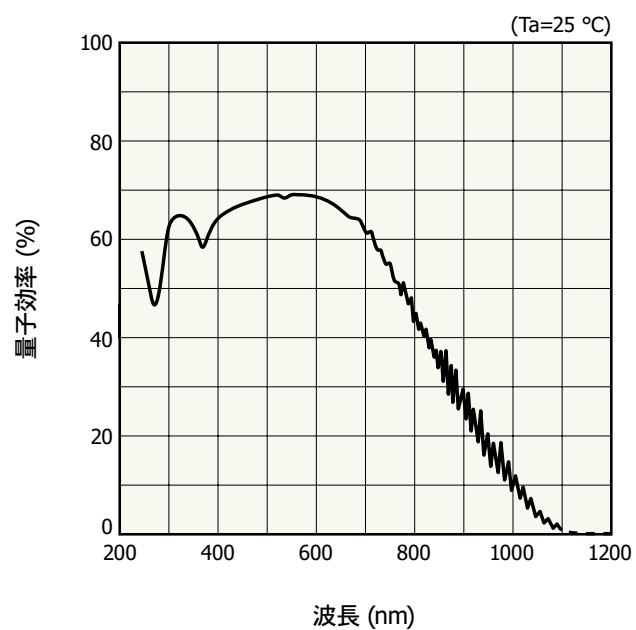
*29: λ=555 nm

*30: 飽和露光量の2倍に相当する光を照射した状態の出力からオフセット出力を差し引いた値の出力 (境界画素・ガード画素・遮光画素・欠陥画素を除く)

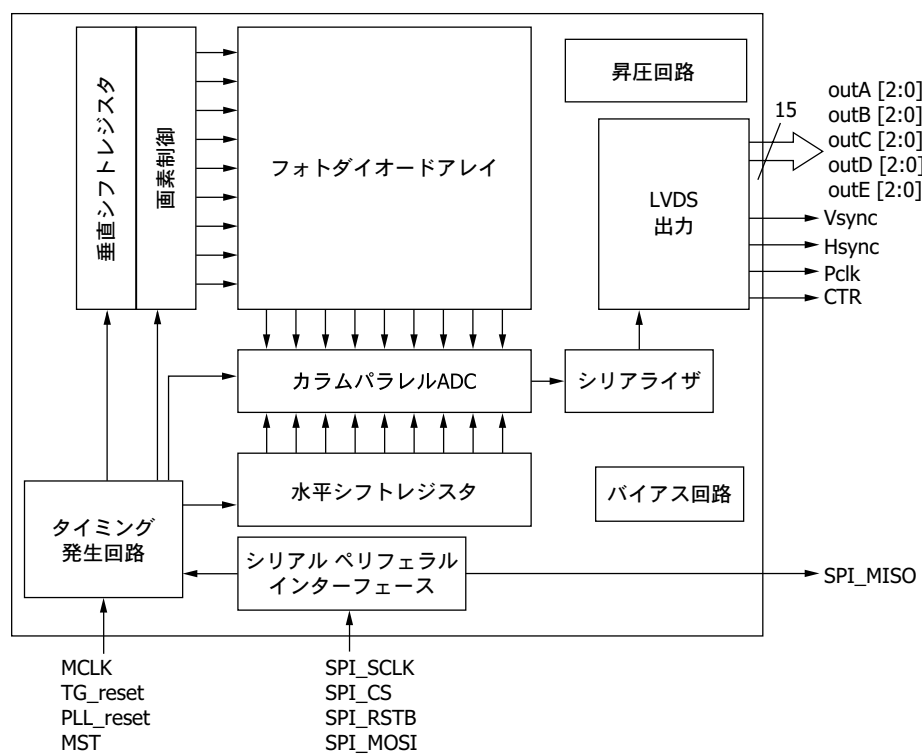
*31: 飽和出力とランダムノイズの比

注) DN (Digital Number): A/D変換器の出力の単位

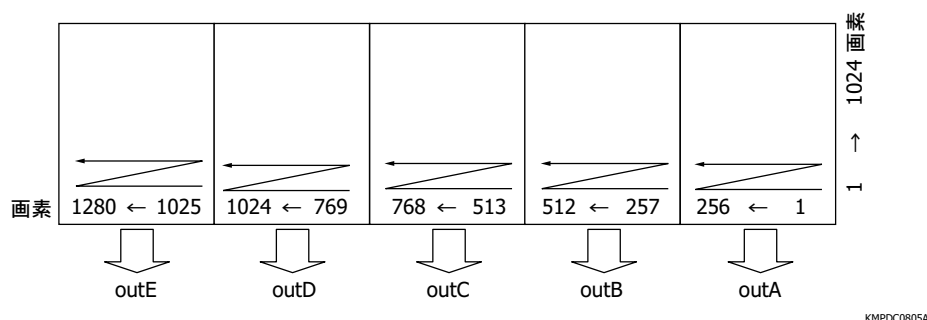
分光感度特性 (代表例)



ブロック図



■ ポートの割り当て

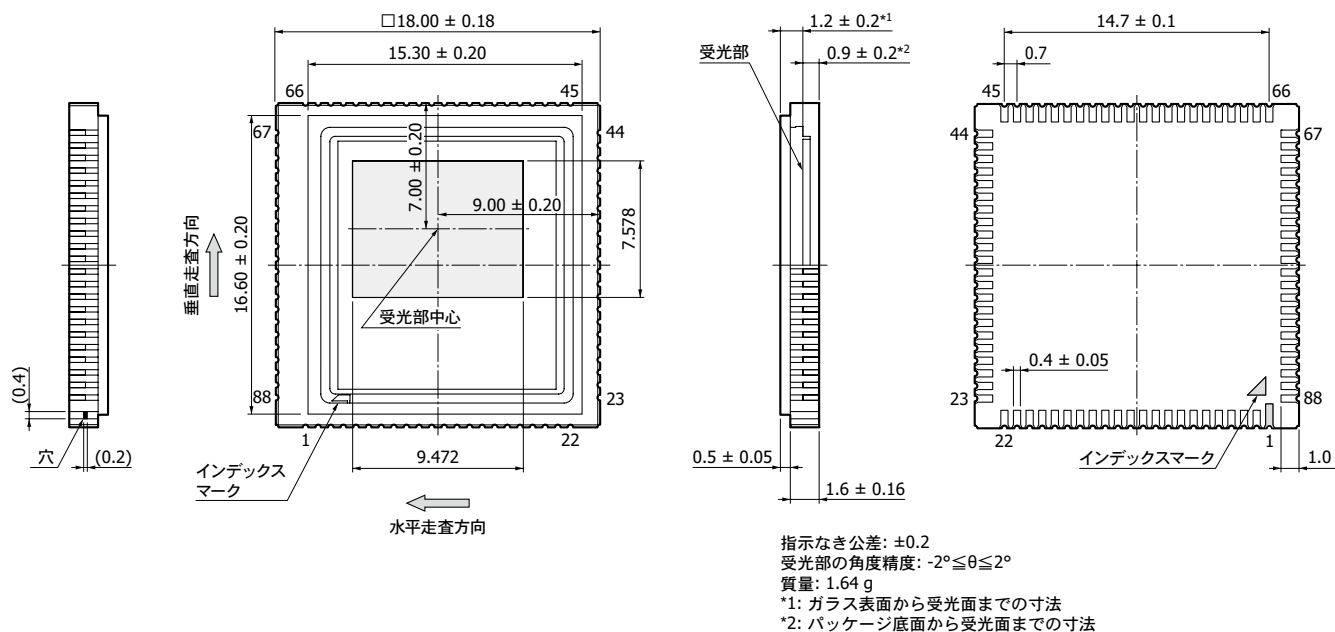


■ SPIなどによる設定

SPI (シリアル・ペリフェラル・インターフェース)を用いて、以下の項目を設定することができます。ただし、エクスターナルスタートモードの蓄積時間およびブランキング期間は、MST (外部入力信号)を用いて設定してください。

項目	モードと説明	
シャッタモード (デフォルト: ローリングシャッタモード)	ローリングシャッタモード	ローリングシャッタモードでは、CDS回路を通して読み出しを行うため、読み出しノイズが小さいというメリットがあります。ただし、行ごとに蓄積開始・終了のタイミングが異なるというデメリットがあります。
	グローバルシャッタモード	グローバルシャッタモードには、全画素の蓄積開始・終了のタイミングが同じであるというメリットがあります。ただし、CDS回路を使用しないため、読み出しノイズが大きいというデメリットがあります。
フレーム開始モード (デフォルト: インターナルスタートパルスモード)	インターナルスタートパルスモード	電源投入後、自動的に読み出しを開始します。フレーム周期は読み出し行数・ラインレートで決まります。
	エクスターナルスタートパルスモード	MSTの立ち上がりを検出して読み出しを開始します。また、MSTによって蓄積時間の制御も行います。MSTのLow期間が、ほぼ蓄積時間となります。
蓄積時間	インターナルスタートパルスモード	SPIにより、蓄積時間を設定します。
	エクスターナルスタートパルスモード	MSTにより、蓄積時間を設定します。
ブランキング期間	インターナルスタートパルスモード	SPIにより、ブランキング期間を設定します。
	エクスターナルスタートパルスモード	読み出し終了後から次のMSTの立ち上がりまでがブランキング期間です。
読み出し領域	1画素単位で読み出し領域を設定することができます。各フレームで設定できる読み出し領域の数は1つです。	
出力ゲイン (ローリングシャッタモードのみ)	ゲインを1倍、2倍、8倍に設定することができます。	
出力のオフセット	出力のオフセット値を調整することができます。デフォルトの出力レベルは約200 DNです。	
ラインレート (デフォルト 高精細モード)	高精細モード	解像度は12-bitです。
	高速モード	解像度は9.4-bit (データ幅: 10-bit)です。

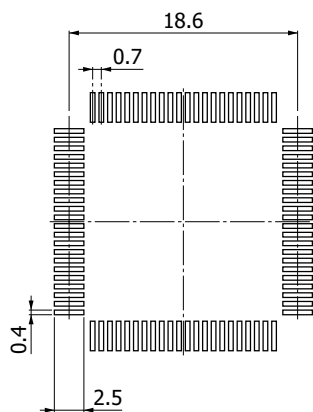
外形寸法図 (単位: mm)



KMPDA0362JA

注) 本製品の側面には、パッケージ内に外気が入り込む結露防止用穴があります。本製品を浸漬洗浄すると、洗浄液がパッケージ内に入り込み不具合が発生する恐れがあるため、浸漬洗浄を行わないでください。

❖ 推奨ランドパターン (単位: mm)



KMPDC0539JA

■ ピン接続

ピンNo.	記号	説明	I/O
1	LVDS_outAp[2]*32	画素出力, LVDS (8, 9, 10, 11-bit)信号	O
2	LVDS_outAn[1]*32	画素出力, LVDS (4, 5, 6, 7-bit)信号	O
3	LVDS_outAp[1]*32	画素出力, LVDS (4, 5, 6, 7-bit)信号	O
4	LVDS_outAn[0]*32	画素出力, LVDS (0, 1, 2, 3-bit)信号	O
5	LVDS_outAp[0]*32	画素出力, LVDS (0, 1, 2, 3-bit)信号	O
6	GND	グラウンド	I
7	Vdd(D)*33 *34	デジタル電源電圧	I
8	GND	グラウンド	I
9	Vdd(C)*33 *34	カウンタ電源電圧	I
10	LVDS_pclkn*32	画素同期信号	O
11	LVDS_pclkp*32	画素同期信号	O
12	LVDS_Hsyncn*32	ライン (水平)同期信号	O
13	LVDS_Hsyncp*32	ライン (水平)同期信号	O
14	LVDS_Vsyncn*32	フレーム (垂直)同期信号	O
15	LVDS_Vsyncp*32	フレーム (垂直)同期信号	O
16	LVDS_CTRn*32	4-bitシリアライズ同期信号	O
17	LVDS_CTRp*32	4-bitシリアライズ同期信号	O
18	Vref3*35 *36	LVDS用バイアス電圧	O
19	Vref2*35 *36	LVDS用バイアス電圧	O
20	Vref1*35 *36	LVDS用バイアス電圧	O
21	GND	グラウンド	I
22	Vdd(D)*33 *34	デジタル電源電圧	I
23	GND	グラウンド	I
24	Vdd(A)*33 *34	アナログ電源電圧	I
25	SPI_RSTB	SPIリセット信号	I
26	SPI_MOSI	SPI入力信号	I
27	SPI_CS	SPI選択信号	I
28	SPI_SCLK	SPIクロック信号	I
29	TG_reset	タイミング発生回路リセット	I
30	MCLK	マスタークロック信号	I
31	PLL_reset	PLL回路リセット	I
32	MST	マスタースタート信号	I
33	SPI_MISO	SPI出力信号	O
34	GND	グラウンド	I
35	GND	グラウンド	I
36	GND	グラウンド	I
37	Vref_cp2*37	画素用電源電圧	I
38	GND	グラウンド	I
39	Vnb*35	負バイアス (-6.0 V)	I
40	Vref10*35 *36	アンプ用バイアス電圧	O
41	Vref9*35 *36	LVDS用バイアス電圧	O
42	Vref8*35 *36	アンプ用バイアス電圧	O
43	Vref7*35 *36	A/D変換器用バイアス電圧	O
44	Vref6*35 *36	A/D変換器用バイアス電圧	O
45	GND	グラウンド	I

ピン No.	記号	説明	I/O
46	Vref_cp1 ^{*35 *39}	昇圧回路用バイアス電圧	I
47	Vref_cp2 ^{*37}	画素用電源電圧	I
48	GND	グラウンド	I
49	Vdd(A) ^{*33 *34}	アナログ電源電圧	I
50	Vdd(A) ^{*33 *34}	アナログ電源電圧	I
51	GND	グラウンド	I
52	Vdd(A) ^{*33 *34}	アナログ電源電圧	I
53	Vref5 ^{*35 *36}	アンプ用バイアス電圧	O
54	Vref4 ^{*35 *36}	アンプ用バイアス電圧	O
55	NC ^{*38}	無接続	-
56	Vdd(D) ^{*33 *34}	デジタル電源電圧	I
57	GND	グラウンド	I
58	Vdd(C) ^{*33 *34}	カウンタ電源電圧	I
59	GND	グラウンド	I
60	Vdd(D) ^{*33 *34}	デジタル電源電圧	I
61	GND	グラウンド	I
62	LVDS_outEn[2] ^{*32}	画素出力, LVDS (8, 9, 10, 11-bit)信号	O
63	LVDS_outEp[2] ^{*32}	画素出力, LVDS (8, 9, 10, 11-bit)信号	O
64	LVDS_outEn[1] ^{*32}	画素出力, LVDS (4, 5, 6, 7-bit)信号	O
65	LVDS_outEp[1] ^{*32}	画素出力, LVDS (4, 5, 6, 7-bit)信号	O
66	LVDS_outEn[0] ^{*32}	画素出力, LVDS (0, 1, 2, 3-bit)信号	O
67	LVDS_outEp[0] ^{*32}	画素出力, LVDS (0, 1, 2, 3-bit)信号	O
68	LVDS_outDn[2] ^{*32}	画素出力, LVDS (8, 9, 10, 11-bit)信号	O
69	LVDS_outDp[2] ^{*32}	画素出力, LVDS (8, 9, 10, 11-bit)信号	O
70	LVDS_outDn[1] ^{*32}	画素出力, LVDS (4, 5, 6, 7-bit)信号	O
71	LVDS_outDp[1] ^{*32}	画素出力, LVDS (4, 5, 6, 7-bit)信号	O
72	LVDS_outDn[0] ^{*32}	画素出力, LVDS (0, 1, 2, 3-bit)信号	O
73	LVDS_outDp[0] ^{*32}	画素出力, LVDS (0, 1, 2, 3-bit)信号	O
74	LVDS_outCn[2] ^{*32}	画素出力, LVDS (8, 9, 10, 11-bit)信号	O
75	LVDS_outCp[2] ^{*32}	画素出力, LVDS (8, 9, 10, 11-bit)信号	O
76	LVDS_outCn[1] ^{*32}	画素出力, LVDS (4, 5, 6, 7-bit)信号	O
77	LVDS_outCp[1] ^{*32}	画素出力, LVDS (4, 5, 6, 7-bit)信号	O
78	LVDS_outCn[0] ^{*32}	画素出力, LVDS (0, 1, 2, 3-bit)信号	O
79	LVDS_outCp[0] ^{*32}	画素出力, LVDS (0, 1, 2, 3-bit)信号	O
80	GND	グラウンド	I
81	Vdd(C) ^{*33 *34}	カウンタ電源電圧	I
82	LVDS_outBn[2] ^{*32}	画素出力, LVDS (8, 9, 10, 11-bit)信号	O
83	LVDS_outBp[2] ^{*32}	画素出力, LVDS (8, 9, 10, 11-bit)信号	O
84	LVDS_outBn[1] ^{*32}	画素出力, LVDS (4, 5, 6, 7-bit)信号	O
85	LVDS_outBp[1] ^{*32}	画素出力, LVDS (4, 5, 6, 7-bit)信号	O
86	LVDS_outBn[0] ^{*32}	画素出力, LVDS (0, 1, 2, 3-bit)信号	O
87	LVDS_outBp[0] ^{*32}	画素出力, LVDS (0, 1, 2, 3-bit)信号	O
88	LVDS_outAn[2] ^{*32}	画素出力, LVDS (8, 9, 10, 11-bit)信号	O

*32: LVDS出力。LVDS出力の配線間は100 Ω抵抗で終端させてください。

*33: ノイズ低減のために、各端子とGNDの間に0.1 μFと22 μFのコンデンサを挿入してください。

*34: すべての電源電圧端子に電圧を印加してください。

*35: ノイズ低減のために、各端子とGNDの間に1 μFのコンデンサを挿入してください。

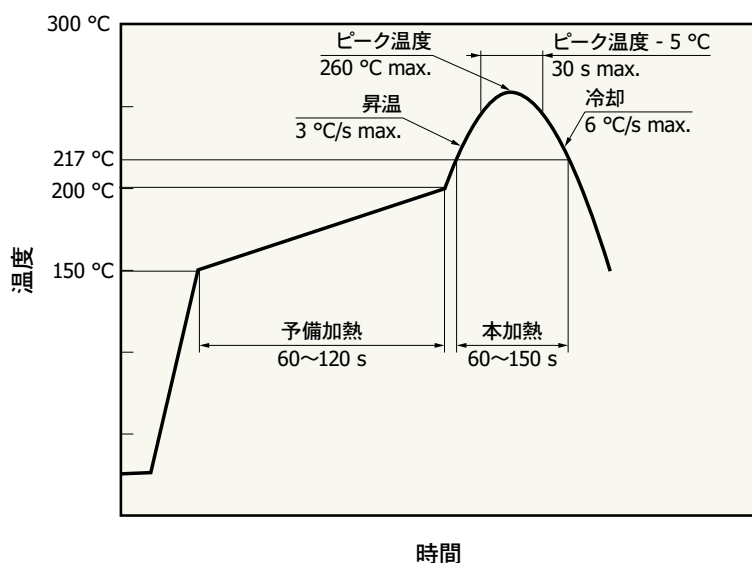
*36: チップ内部で生成されたバイアス電圧をモニタする端子

*37: チップ内部で電圧を生成していますが、画質向上のために-1.5 V (2 mAを供給可能なもの)を外部から入力してください。

*38: 空き端子 (NC)はオープンとして、GNDには接続しないでください。

*39: 必ず、アノード側にVdd(A)、カソード側に46番ピンとなるようダイオードを挿入してください。

推奨はんだ付け条件 (代表例)



KMPD80405JB

注)

- ・ 本製品は、鉛フリーはんだ付けに対応しています。梱包開封後は、温度 30 °C 以下、湿度 60 % 以下の環境で保管して、4 週間以内にはんだ付けをしてください。
- ・ 使用する基板・リフロー炉によって、リフローはんだ付け時に製品が受ける影響が異なります。リフローはんだ条件の設定時には、あらかじめ実験を行って、製品に問題が発生しないことを確認してください。
- ・ リフローはんだ付け後にセラミックベースとガラスの接着部分に変色が見られる場合がありますが、製品の気密性には影響ありません。

推奨ベーキング条件

使用上の注意 (表面実装型製品) を参照してください。

使用上の注意

(1) 静電気対策

静電気による破壊を未然に防ぐために、作業者・作業台・作業工具の接地などの静電気対策を実施してください。また、周辺機器からのサージ電圧を防ぐようにしてください。

(2) 入射窓

入射窓ガラスの表面にゴミや汚れが付着すると画像に黒キズとして現れます。ゴミや汚れを拭き取る場合、乾いた布や綿棒などでこすると静電気発生の原因となります。アルコール類を少量含ませた柔らかい布・綿棒などでゴミや汚れを拭き取り、シミが残らないように圧搾気体を吹き付けてください。

(3) 紫外線照射

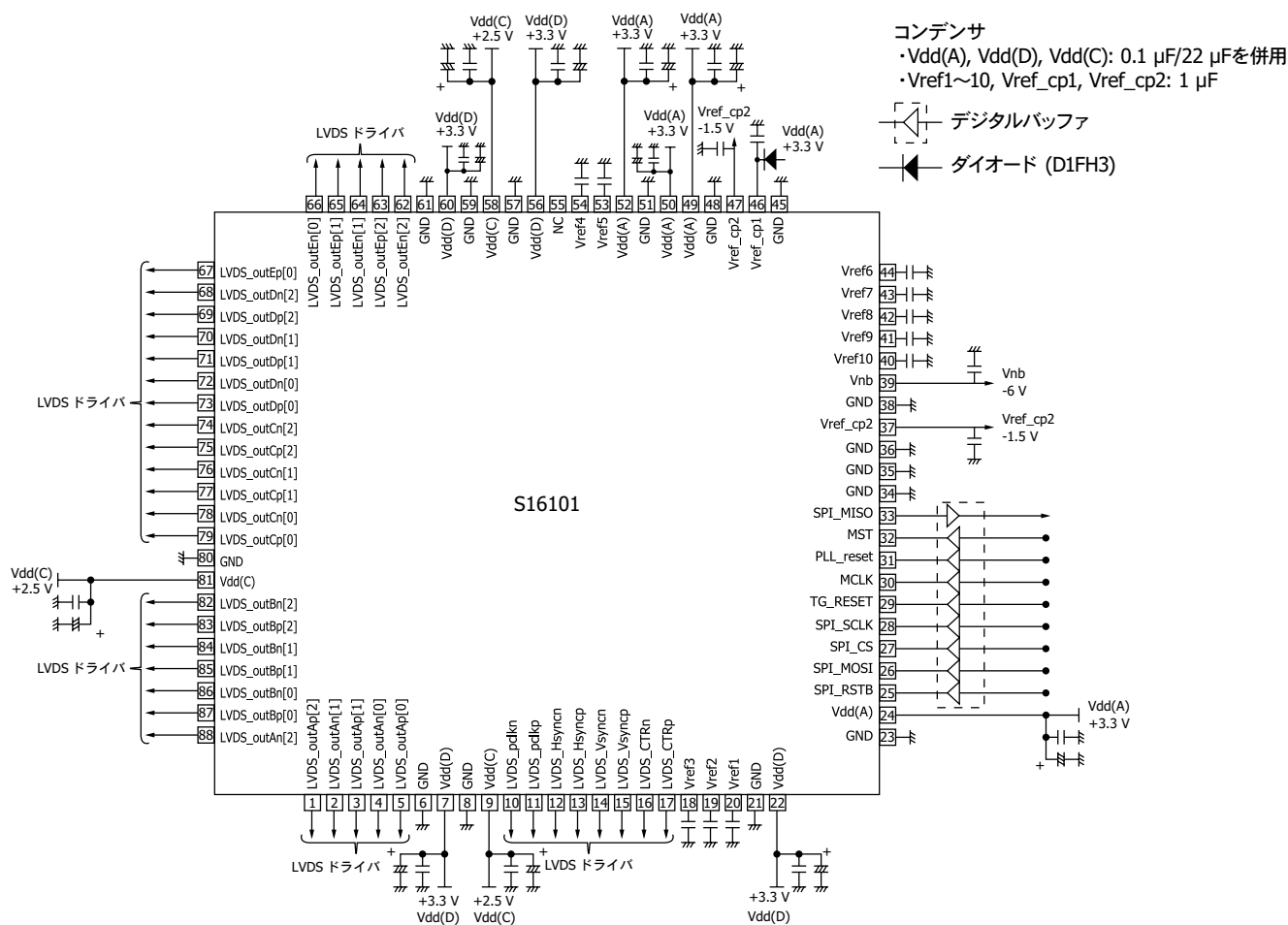
本製品は紫外線照射による特性劣化を抑えるように設計されていますが、245 nm 未満の光を照射すると特性劣化する可能性があります。不要な照射は避けてください。

また、ガラスの接着部分には紫外線が当たらないようにしてください。

(4) 洗浄

本製品の側面には、パッケージ内に外気が入り込む結露防止用穴があります。本製品を浸漬洗浄すると、洗浄液がパッケージ内に入り込み不具合が発生する恐れがあるため、浸漬洗浄を行わないでください。

接続回路例



KMPDC0878JA

■ 関連情報

www.hamamatsu.com/sp/ssd/doc_ja.html

■ 注意事項

- ・製品に関する注意事項とお願い
- ・イメージセンサ／使用上の注意
- ・表面実装型製品／使用上の注意

■ 技術資料

- ・CMOSイメージセンサ

本資料の記載内容は、令和6年10月現在のものです。

製品の仕様は、改良などのため予告なく変更することがあります。本資料は正確を期するため慎重に作成されたものですが、まれに誤記などによる誤りがある場合があります。本製品を使用する際には、必ず納入仕様書をご用命の上、最新の仕様をご確認ください。

本製品の保証は、納入後1年以内に瑕疵が発見され、かつ弊社に通知された場合、本製品の修理または代品の納入を限度とします。ただし、保証期間内であっても、天災および不適切な使用に起因する損害については、弊社はその責を負いません。

本資料の記載内容について、弊社の許諾なしに転載または複製することを禁じます。

浜松ホトニクス株式会社

www.hamamatsu.com

仙台営業所	〒980-0021	仙台市青葉区中央3-2-1 (青葉通プラザ11階)	TEL (022) 267-0121 FAX (022) 267-0135
東京営業所	〒100-0004	東京都千代田区大手町2-6-4 (常盤橋タワー11階)	TEL (03) 6757-4994 FAX (03) 6757-4997
中部営業所	〒430-8587	浜松市中央区砂山町325-6 (日本生命浜松駅前ビル)	TEL (053) 459-1112 FAX (053) 459-1114
大阪営業所	〒541-0052	大阪市中央区安土町2-3-13 (大阪国際ビル10階)	TEL (06) 6271-0441 FAX (06) 6271-0450
西日本営業所	〒812-0013	福岡市博多区博多駅東1-13-6 (いちご博多イーストビル5階)	TEL (092) 482-0390 FAX (092) 482-0550

固体営業推進部 〒435-8558 浜松市中央区市野町1126-1 TEL (053) 434-3311 FAX (053) 434-5184