

NMOSリニアイメージセンサ

S8380/S8381シリーズ

赤外域高感度のNMOSリニアイメージセンサ

標準のNMOSリニアイメージセンサに比べ、赤外域、軟X線域において高感度になるように設計されたタイプです。最大感度波長は近赤外域 ($\lambda_p=750\text{ nm}$) となっています。

S8380シリーズは $50\text{ }\mu\text{m} \times 2.5\text{ mm}$ 、S8381シリーズは $25\text{ }\mu\text{m} \times 2.5\text{ mm}$ のフォトダイオードが直線的に並んでいます。画素数は、128 (S8380-128Q)、256 (S8380-256Q, S8381-256Q)、512 (S8380-512Q, S8381-512Q)、1024 (S8381-1024Q)と、それぞれ3種類ずつがあります。受光窓は、石英を標準品としています。

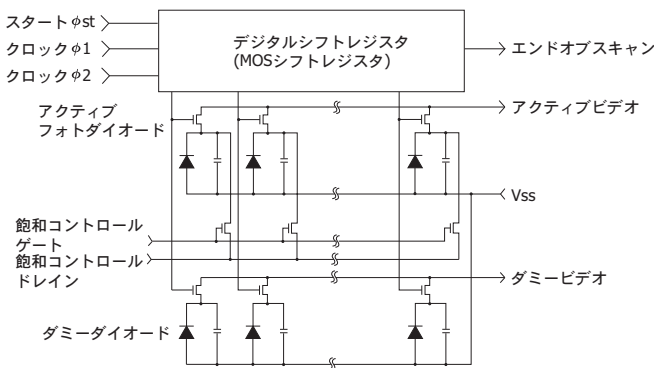
特長

- 赤外域、軟X線域で高感度
- 広い受光面
画素ピッチ: $50\text{ }\mu\text{m}$ (S8380シリーズ), $25\text{ }\mu\text{m}$ (S8381シリーズ)
画素高さ: 2.5 mm
- フォトダイオードの紫外感度が高く、紫外線照射に対して特性が安定している
- 低暗電流、大飽和電荷量のため、常温で長い蓄積時間と広いダイナミックレンジが得られる
- 優れた出力直線性とユニフォミティ (感度の均一性)
- 低消費電力: 1 mW max.
- スタートパルス、クロックパルスは、CMOSロジックコンパチブル

用途

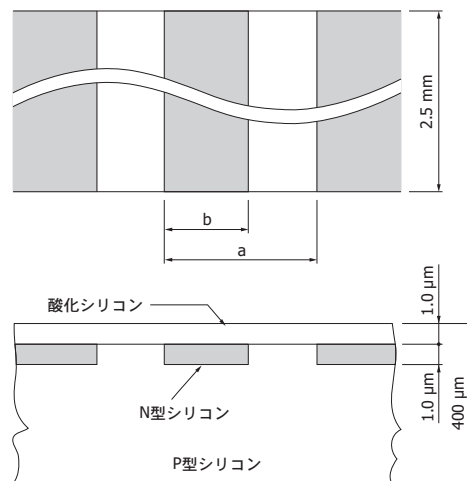
- マルチチャンネル分光測光
- イメージリードアウトシステム

等価回路



KMPDC0020JA

受光部の構造



S8380シリーズ: $a=50\text{ }\mu\text{m}$, $b=45\text{ }\mu\text{m}$
S8381シリーズ: $a=25\text{ }\mu\text{m}$, $b=20\text{ }\mu\text{m}$

KMPDA0125JA

■ 絶対最大定格

項目	記号	定格値	単位
入力パルス ($\phi 1, \phi 2, \phi st$)電圧	V ϕ	15	V
消費電力*1	P	1	mW
動作温度*2	Topr	-40 ~ +65	°C
保存温度	Tstg	-40 ~ +85	°C

*1: V ϕ =5.0 V

*2: 結露なきこと

■ 形状仕様

項目	S8380-128Q	S8380-256Q	S8380-512Q	S8381-256Q	S8381-512Q	S8381-1024Q	単位
画素数	128	256	512	256	512	1024	-
パッケージ長	31.75		40.6	31.75		40.6	mm
ピン数	22			22			-
窓材*3	石英			石英			-
質量	3.0		3.5	3.0		3.5	g

*3: ファイバプレート窓も対応可能 (S8380-128Q, S8381-256Qを除く)。

■ 仕様 (Ta=25 °C)

項目	記号	S8380シリーズ			S8381シリーズ			単位
		Min.	Typ.	Max.	Min.	Typ.	Max.	
画素ピッチ	-	-	50	-	-	25	-	μ m
画素高さ	-	-	2.5	-	-	2.5	-	mm
感度波長範囲 (ピークの10%)	λ	200 ~ 1000			200 ~ 1000			nm
最大感度波長	λp	-	750	-	-	750	-	nm
フォトダイオード暗電流*4	ID	-	0.2	0.6	-	0.1	0.3	pA
フォトダイオード容量*4	Cph	-	20	-	-	10	-	pF
飽和露光量*4 *5	Esat	-	90	-	-	90	-	mlx · s
飽和出力電荷量*4	Qsat	-	50	-	-	25	-	pC
感度不均一性*6	PRNU	-	-	±3	-	-	±3	%

*4: Vb=2.0 V, V ϕ =5.0 V

*5: 2856 K, タングステンランプ

*6: 飽和の50%, スタート画素と最終画素を除く

■ 電気的特性 (Ta=25 °C)

項目	記号	条件	S8380シリーズ			S8381シリーズ			単位
			Min.	Typ.	Max.	Min.	Typ.	Max.	
クロックパルス (φ1, φ2) 電圧	High	Vφ1, Vφ2 (H)	4.5	5	10	4.5	5	10	V
	Low	Vφ1, Vφ2 (L)	0	-	0.4	0	-	0.4	V
スタートパルス (φst) 電圧	High	Vφst (H)	4.5	Vφ1	10	4.5	Vφ1	10	V
	Low	Vφst (L)	0	-	0.4	0	-	0.4	V
ビデオバイアス電圧*7	Vb		1.5	Vφ - 3.0	Vφ - 2.5	1.5	Vφ - 3.0	Vφ - 2.5	V
飽和コントロールゲート電圧	Vscg		-	0	-	-	0	-	V
飽和コントロールドレイン電圧	Vscd		-	Vb	-	-	Vb	-	V
クロックパルス (φ1, φ2) 上昇/下降時間*8	trφ1, trφ2 tfφ1, tfφ2		-	20	-	-	20	-	ns
クロックパルス (φ1, φ2)パルス幅	tpwφ1, tpwφ2		200	-	-	200	-	-	ns
スタートパルス (φst) 上昇/下降時間	trφst, tfφst		-	20	-	-	20	-	ns
スタートパルス (φst) パルス幅	tpwφst		200	-	-	200	-	-	ns
スタートパルス (φst) - クロックパルス (φ2) 間オーバーラップ	tφov		200	-	-	200	-	-	ns
クロックパルススペース*8	X1, X2		trf - 20	-	-	trf - 20	-	-	ns
シフトレジスタ動作周波数*9	f		0.1	-	2000	0.1	-	2000	kHz
ビデオ遅延時間	tvd	飽和の 50%*9 *10	-	80 (-128 Q)	-	-	100 (-256 Q)	-	ns
			-	120 (-256 Q)	-	-	150 (-512 Q)	-	ns
			-	160 (-512 Q)	-	-	200 (-1024 Q)	-	ns
クロックパルス (φ1, φ2) ライン容量	Cφ	5 V バイアス	-	21 (-128 Q)	-	-	27 (-256 Q)	-	pF
			-	36 (-256 Q)	-	-	50 (-512 Q)	-	pF
			-	67 (-512 Q)	-	-	100 (-1024 Q)	-	pF
飽和コントロールゲート (Vscg) ライン容量	Cscg	5 V バイアス	-	12 (-128 Q)	-	-	14 (-256 Q)	-	pF
			-	20 (-256 Q)	-	-	24 (-512 Q)	-	pF
			-	35 (-512 Q)	-	-	45 (-1024 Q)	-	pF
ビデオライン容量	Cv	2 V バイアス	-	7 (-128 Q)	-	-	10 (-256 Q)	-	pF
			-	11 (-256 Q)	-	-	16 (-512 Q)	-	pF
			-	20 (-512 Q)	-	-	30 (-1024 Q)	-	pF

*7: Vφは入力パルス電圧 (P.6「■ビデオバイアス電圧マージン」参照)。

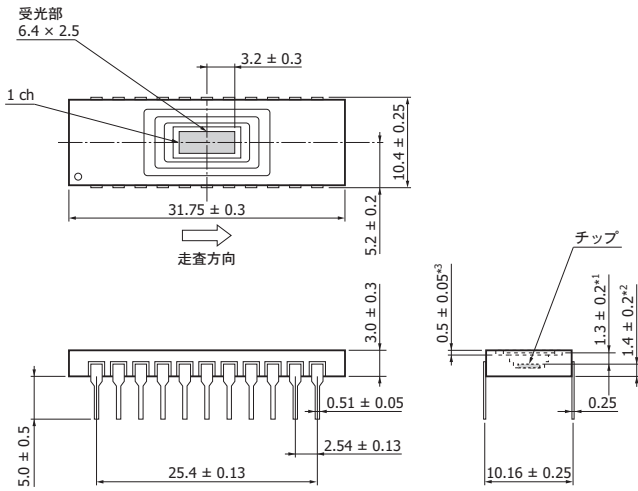
*8: trfはクロックパルスの上昇/下降時間。クロックパルスの上昇/下降時間が20 ns以上かかる場合は (上昇/下降時間 - 20) ns以上のクロックパルススペースを入れてください (P.6「■駆動回路のタイミング図」参照)。

*9: Vb=2.0 V, Vφ=5.0 V

*10: C7883駆動回路を用いて測定。

外形寸法図 (単位: mm)

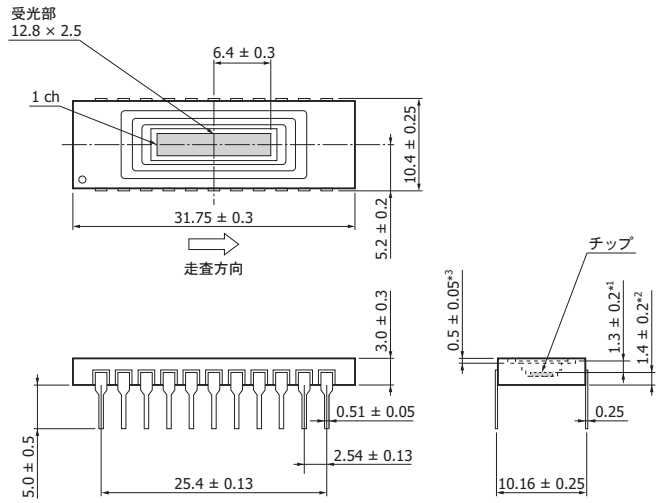
S8380-128Q, S8381-256Q



- *1: 石英窓の表面からチップ表面までの寸法
- *2: チップ表面からパッケージ裏面までの寸法
- *3: 窓の厚さ

KMPDA0060JD

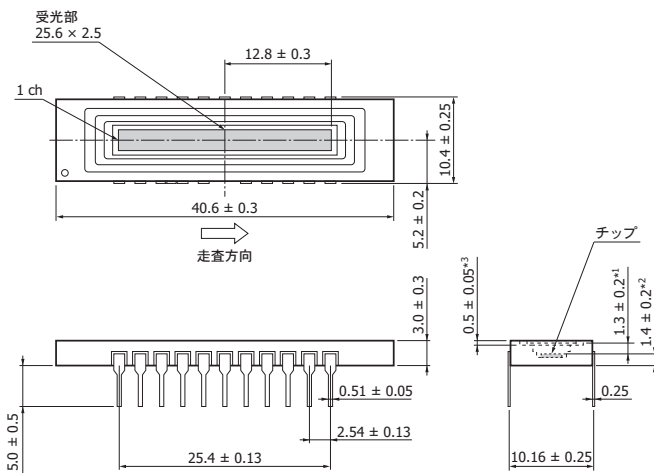
S8380-256Q, S8381-512Q



- *1: 石英窓の表面からチップ表面までの寸法
- *2: チップ表面からパッケージ裏面までの寸法
- *3: 窓の厚さ

KMPDA0061JD

S8380-512Q, S8381-1024Q



- *1: 石英窓の表面からチップ表面までの寸法
- *2: チップ表面からパッケージ裏面までの寸法
- *3: 窓の厚さ

KMPDA0062JD

ピン接続

φ2	1	22	NC
φ1	2	21	NC
φst	3	20	NC
Vss	4	19	NC
Vscg	5	18	NC
NC	6	17	NC
Vscd	7	16	NC
Vss	8	15	NC
アクティブビデオ	9	14	NC
ダミービデオ	10	13	NC
Vsub	11	12	エンドオブスキャン

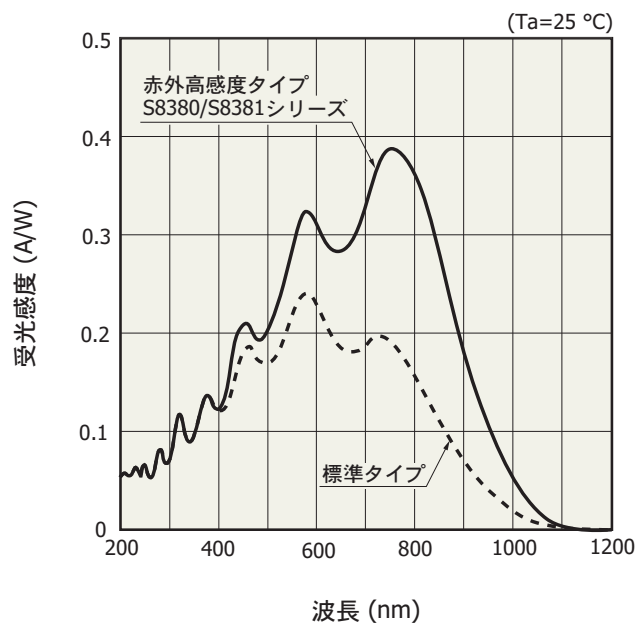
Vss, Vsub, NCは接地してください。

KMPDC00563A

推奨動作条件

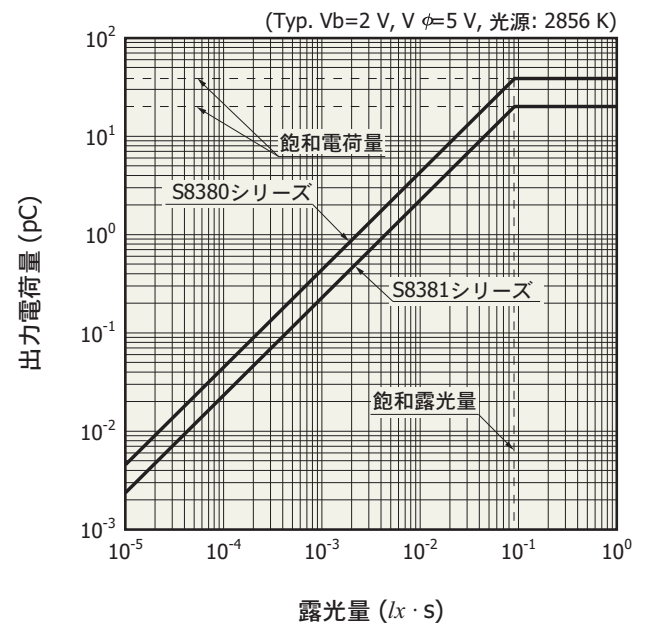
端子名	入出力	機能、および推奨接続
$\phi 1, \phi 2$	入力 (CMOSロジックコンパチブル)	MOSシフトレジスタを動作させるためのパルスです。ビデオ出力信号は、 $\phi 2$ 立上りに同期して得られるため、クロックパルス周波数とビデオデータレートは同一となります。
ϕst	入力 (CMOSロジックコンパチブル)	MOSシフトレジスタの動作を開始させるためのパルスです。スタートパルスの間隔と信号蓄積時間は同一となります。
Vss	-	フォトダイオードのアノードに接続されています。接地してください。
Vscg	入力	ブルーミングの抑制に使用します。接地してください。
Vscd	入力	ブルーミングの抑制に使用します。ビデオバイアスと同一電圧を印加してください。
アクティブビデオ	出力	ビデオ出力信号です。アドレスオンでフォトダイオード・カソードに接続されます。フォトダイオードを逆バイアスの状態で使用するためにビデオラインを正にバイアスします。 $\phi 1, \phi 2$ の大きさが5 Vならばビデオバイアスは2 Vを推奨します。
ダミービデオ	出力	アクティブビデオと構造は同一ですが、フォトダイオードはありませんのでスパイクノイズのみが出力されます。アクティブビデオと同一電圧にバイアスしてください。必要としない場合はオープンにしてください。
Vsub	-	シリコン基板に接続されています。接地してください。
エンドオブスキャン	出力 (CMOSロジックコンパチブル)	10 k Ω の抵抗で5 Vにプルアップしてください。負極性。最後のフォトダイオードがアドレスされた次のタイミングの $\phi 2$ に同期して現れます。
NC	-	接地してください。

分光感度特性 (代表例)



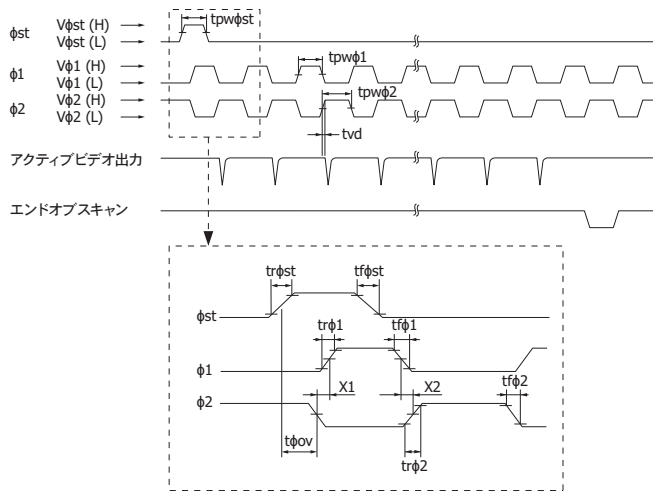
KMPD0161JA

出力電荷量－露光量



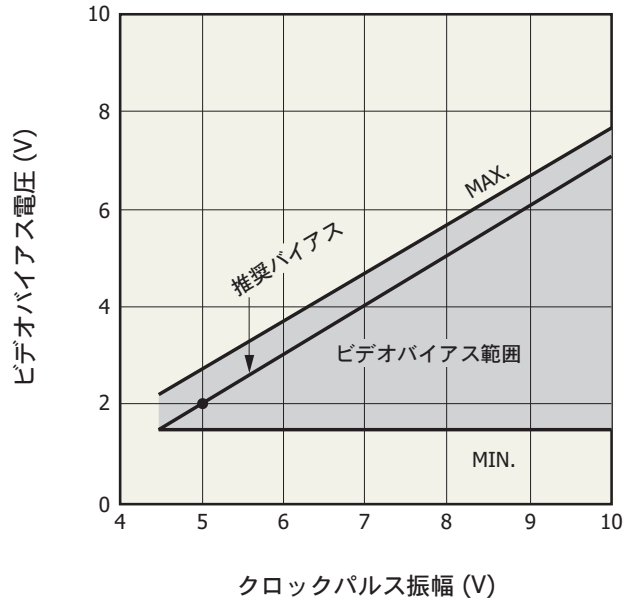
KMPD0162JA

■ 駆動回路のタイミング図



KMPDC0022JB

■ ビデオバイアス電圧マージン



KMPD00431A

■ 関連情報

www.hamamatsu.com/sp/ssd/doc_ja.html

■ 注意事項

- ・ 製品に関する注意事項とお願い
- ・ イメージセンサ／使用上の注意

本資料の記載内容は、平成29年2月現在のものです。

製品の仕様は、改良などのため予告なく変更することがあります。本資料は正確を期するため慎重に作成されたものですが、まれに誤記などによる誤りがある場合があります。本製品を使用する際には、必ず納入仕様書をご用命の上、最新の仕様をご確認ください。

本製品の保証は、納入後1年以内に瑕疵が発見され、かつ弊社に通知された場合、本製品の修理または代品の納入を限度とします。ただし、保証期間内であっても、天災および不適切な使用に起因する損害については、弊社はその責を負いません。

本資料の記載内容について、弊社の許諾なしに転載または複製することを禁じます。

浜松ホトニクス株式会社

www.hamamatsu.com

仙台営業所	〒980-0021	仙台市青葉区中央3-2-1 (青葉通プラザ11階)	TEL (022) 267-0121	FAX (022) 267-0135
筑波営業所	〒305-0817	茨城県つくば市研究学園5-12-10 (研究学園スクウェアビル7階)	TEL (029) 848-5080	FAX (029) 855-1135
東京営業所	〒105-0001	東京都港区虎ノ門3-8-21 (虎ノ門33森ビル5階)	TEL (03) 3436-0491	FAX (03) 3433-6997
中部営業所	〒430-8587	浜松市中区砂山町325-6 (日本生命浜松駅前ビル)	TEL (053) 459-1112	FAX (053) 459-1114
大阪営業所	〒541-0052	大阪市中央区安土町2-3-13 (大阪国際ビル10階)	TEL (06) 6271-0441	FAX (06) 6271-0450
西日本営業所	〒812-0013	福岡市博多区博多駅東1-13-6 (竹山博多ビル5階)	TEL (092) 482-0390	FAX (092) 482-0550

固体営業推進部 〒435-8558 浜松市東区市野町1126-1 TEL (053) 434-3311 FAX (053) 434-5184